

# MAX3483E/MAX3485E/MAX3486E/ MAX3488E/MAX3490E/MAX3491E

## 3.3V駆動、±15kV ESD保護、12Mbps及び スルーレート制限付真のRS-485/RS-422トランシーバ

### 概要

MAX3483Eファミリ (MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E) のデバイスは、RS-485及びRS-422通信の±15kV ESD保護付、+3.3V、低電力トランシーバです。各デバイスは、ドライバを1つとレシーバを1つ含んでいます。MAX3483EとMAX3488Eは、EMIを最小限に抑え、不適切に終端処理されたケーブルによって生じる反射を低減するスルーレート制限ドライバを備えているため、250kbpsまでのデータレートでエラーフリーのデータ伝送が可能です。部分的にスルーレート制限されたMAX3486Eは、最大2.5Mbpsまで伝送します。MAX3485E、MAX3490E及びMAX3491Eは最大12Mbpsまでとなっています。

全てのデバイスは静電放電(ESD)保護が強化されています。全てのトランシーバ出力及びレシーバ入力にはIEC 1000-4-2エアギャップ放電で±15kV、IEC 1000-4-2接触放電で±8kV、ヒューマンボディモデルで±15kVまで保護されています。

ドライバは短絡電流制限付で、しかもサーマルシャットダウン回路が出力をハイインピーダンス状態にして過剰な電力消費から保護します。レシーバ入力は、両方の入力オープン回路の時にロジックハイ出力を保証するフェイルセーフ機能を備えています。

MAX3488E、MAX3490E及びMAX3491Eはフルデュプレックス通信、MAX3483E、MAX3485E及びMAX3486Eはハーフデュプレックス通信として設計されています。

### アプリケーション

- テレコミュニケーション
- 工業制御ローカルエリアネットワーク
- EMIに敏感なアプリケーション用のトランシーバ
- 統合サービスディジタルネットワーク
- パケット交換

### 選択ガイド

PART NUMBER	GUARANTEED DATA RATE (Mbps)	SUPPLY VOLTAGE (V)	HALF/FULL DUPLEX	SLEW-RATE LIMITED	DRIVER/RECEIVER ENABLE	SHUTDOWN CURRENT (nA)	±15kV ESD PROTECTION	PIN COUNT
MAX3483E	0.25	3.0 to 3.6	Half	Yes	Yes	2	Yes	8
MAX3485E	12		Half	No	Yes	2	Yes	8
MAX3486E	2.5		Half	Yes	Yes	2	Yes	8
MAX3488E	0.25		Full	Yes	No	—	Yes	8
MAX3490E	12		Full	No	No	—	Yes	8
MAX3491E	12		Full	No	Yes	Yes	2	Yes

本データシートは日本語翻訳であり、相違及び誤りのある可能性があります。設計の際は英語版データシートを参照してください。

価格、納期、発注情報についてはMaxim Direct (0120-551056)にお問い合わせいただくか、Maximのウェブサイト(japan.maximintegrated.com)をご覧ください。

### 特長

- ◆ RS-485 I/OピンのESD保護
  - ±15kV—ヒューマンボディモデル
  - ±8kV—IEC 1000-4-2接触放電
  - ±15kV—IEC 1000-4-2エアギャップ放電
- ◆ 電源：単一+3.3V(チャージポンプ不要)
- ◆ +5Vロジックとの相互動作が可能
- ◆ 保証データレート：12Mbps (MAX3485E/MAX3490E/MAX3491E)
- ◆ スルーレート制限によるエラーのないデータ伝送 (MAX3483E/MAX3488E)
- ◆ 2nA低電流シャットダウンモード (MAX3483E/MAX3485E/MAX3486E/MAX3491E)
- ◆ 同相入力電圧範囲：-7V~+12V
- ◆ フルデュプレックス及びハーフデュプレックスのバージョンを入手可能
- ◆ 工業標準75176と同じピン配置 (MAX3483E/MAX3485E/MAX3486E)
- ◆ 電流制限とサーマルシャットダウンによるドライバ過負荷保護

### 型番

PART	TEMP. RANGE	PIN-PACKAGE
MAX3483ECSA	0°C to +70°C	8 SO
MAX3483ECPA	0°C to +70°C	8 Plastic DIP
MAX3483EESA	-40°C to +85°C	8 SO
MAX3483EEPA	-40°C to +85°C	8 Plastic DIP
MAX3485ECSA	0°C to +70°C	8 SO
MAX3485ECPA	0°C to +70°C	8 Plastic DIP
MAX3485EESA	-40°C to +85°C	8 SO
MAX3485EEPA	-40°C to +85°C	8 Plastic DIP

型番はデータシートの最後に続きます。

# 3.3V駆動、±15kV ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

## ABSOLUTE MAXIMUM RATINGS

Supply Voltage (V <sub>CC</sub> ).....	+7V	14-Pin SO (derate 8.33mW/°C above +70°C).....	667mW
Control Input Voltage (RE, DE).....	-0.3V to +7V	14-Pin Plastic DIP (derate 10mW/°C above +70°C).....	800mW
Driver Input Voltage (DI).....	-0.3V to +7V	Operating Temperature Ranges	
Driver Output Voltage (A, B, Y, Z).....	-7.5V to +12.5V	MAX34_ _ EC_ _.....	0°C to +70°C
Receiver Input Voltage (A, B).....	-7.5V to +12.5V	MAX34_ _ EE_ _.....	-40°C to +85°C
Receiver Output Voltage (RO).....	-0.3V to (V <sub>CC</sub> + 0.3V)	Storage Temperature Range.....	
Continuous Power Dissipation (T <sub>A</sub> = +70°C)		-65°C to +150°C	
8-Pin SO (derate 5.88mW/°C above +70°C).....	471mW	Lead Temperature (soldering, 10sec).....	
8-Pin Plastic DIP (derate 9.09mW/°C above +70°C).....	727mW	+300°C	

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

## DC ELECTRICAL CHARACTERISTICS

(V<sub>CC</sub> = +3.3V ±0.3V, T<sub>A</sub> = T<sub>MIN</sub> to T<sub>MAX</sub>, unless otherwise noted. Typical values are at T<sub>A</sub> = +25°C.)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Differential Driver Output	V <sub>OD</sub>	R <sub>L</sub> = 100Ω (RS-422), Figure 4	2.0			V
		R <sub>L</sub> = 54Ω (RS-485), Figure 4	1.5			
		R <sub>L</sub> = 60Ω (RS-485), V <sub>CC</sub> = 3.3V, Figure 5	1.5			
Change in Magnitude of Driver Differential Output Voltage for Complementary Output States (Note 1)	ΔV <sub>OD</sub>	R <sub>L</sub> = 54Ω or 100Ω, Figure 4			0.2	V
Driver Common-Mode Output Voltage	V <sub>OC</sub>	R <sub>L</sub> = 54Ω or 100Ω, Figure 4			3	V
Change in Magnitude of Common-Mode Output Voltage (Note 1)	ΔV <sub>OC</sub>	R <sub>L</sub> = 54Ω or 100Ω, Figure 4			0.2	V
Input High Voltage	V <sub>IH</sub>	DE, DI, RE	2.0			V
Input Low Voltage	V <sub>IL</sub>	DE, DI, RE			0.8	V
Logic Input Current	I <sub>IN1</sub>	DE, DI, RE			±2	μA
Input Current (A, B)	I <sub>IN2</sub>	DE = 0, V <sub>CC</sub> = 0 or 3.6V	V <sub>IN</sub> = 12V		1.0	mA
			V <sub>IN</sub> = -7V		-0.8	
Output Leakage (Y, Z)	I <sub>O</sub>	DE = 0, RE = 0, V <sub>CC</sub> = 0 or 3.6V, MAX3491E	V <sub>OUT</sub> = 12V		20	μA
			V <sub>OUT</sub> = -7V		-20	
Output Leakage (Y, Z) in Shutdown Mode	I <sub>O</sub>	DE = 0, RE = V <sub>CC</sub> , V <sub>CC</sub> = 0 or 3.6V, MAX3491E	V <sub>OUT</sub> = 12V		1	μA
			V <sub>OUT</sub> = -7V		-1	
Receiver Differential Threshold Voltage	V <sub>TH</sub>	-7V ≤ V <sub>CM</sub> ≤ 12V	-0.2		0.2	V
Receiver Input Hysteresis	ΔV <sub>TH</sub>	V <sub>CM</sub> = 0		50		mV
Receiver Output High Voltage	V <sub>OH</sub>	I <sub>OUT</sub> = -1.5mA, V <sub>ID</sub> = 200mV, Figure 6	V <sub>CC</sub> - 0.4			V
Receiver Output Low Voltage	V <sub>OL</sub>	I <sub>OUT</sub> = 2.5mA, V <sub>ID</sub> = 200mV, Figure 6			0.4	V
Three-State (High-Impedance) Output Current at Receiver	I <sub>OZR</sub>	V <sub>CC</sub> = 3.6V, 0 ≤ V <sub>OUT</sub> ≤ V <sub>CC</sub>			±1	μA
Receiver Input Resistance	R <sub>IN</sub>	-7V ≤ V <sub>CM</sub> ≤ 12V	12			kΩ
Supply Voltage Range	V <sub>CC</sub>		3.0		3.6	V
Supply Current	I <sub>CC</sub>	No load, DI = 0 or V <sub>CC</sub>	DE = V <sub>CC</sub> , RE = 0 or V <sub>CC</sub>	1.1	2.2	mA
			DE = 0, RE = 0	0.95	1.9	
Supply Current in Shutdown Mode	I <sub>SHDN</sub>	DE = 0, RE = V <sub>CC</sub> , DI = V <sub>CC</sub> or 0	0.002		1	μA

# 3.3V駆動、±15kV ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

## DC ELECTRICAL CHARACTERISTICS (continued)

(V<sub>CC</sub> = +3.3V ±0.3V, T<sub>A</sub> = T<sub>MIN</sub> to T<sub>MAX</sub>, unless otherwise noted. Typical values are at T<sub>A</sub> = +25°C.)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Driver Short-Circuit Output Current	I <sub>OSD</sub>	V <sub>OUT</sub> = -7V			-250	mA
		V <sub>OUT</sub> = 12V			250	
Receiver Short-Circuit Output Current	I <sub>OSR</sub>	0 ≤ V <sub>RO</sub> ≤ V <sub>CC</sub>	±8		±60	mA
ESD Protection for Y, Z, A, B		IEC 1000-4-2 Air Discharge		±15		kV
		IEC 1000-4-2 Contact Discharge (MAX3483E, MAX3485E, MAX3486E, MAX3491E)		±8		
		IEC 1000-4-2 Contact Discharge (MAX3490E, MAX3488E)*		±6		
		Human Body Model		±15		

\*MAX3488E and MAX3491E will be compliant to ±8kV per IEC 1000-4-2 Contact Discharge by September 1999.

## DRIVER SWITCHING CHARACTERISTICS—MAX3485E/MAX3490E/MAX3491E

(V<sub>CC</sub> = +3.3V, T<sub>A</sub> = +25°C.)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Maximum Data Rate			12	15		Mbps
Driver Differential Output Delay	t <sub>DD</sub>	R <sub>L</sub> = 60Ω, Figure 7	1	22	35	ns
Driver Differential Output Transition Time	t <sub>TD</sub>	R <sub>L</sub> = 60Ω, Figure 7	3	11	25	ns
Driver Propagation Delay, Low-to-High Level	t <sub>PLH</sub>	R <sub>L</sub> = 27Ω, Figure 8	7	23	35	ns
Driver Propagation Delay, High-to-Low Level	t <sub>PHL</sub>	R <sub>L</sub> = 27Ω, Figure 8	7	23	35	ns
t <sub>PLH</sub> - t <sub>PHL</sub>   Driver Propagation-Delay Skew (Note 2)	t <sub>PDS</sub>	R <sub>L</sub> = 27Ω, Figure 8		-1.4	±8	ns
<b>DRIVER-OUTPUT ENABLE/DISABLE TIMES (MAX3485E/MAX3491E only)</b>						
Driver-Output Enable Time to Low Level	t <sub>PZL</sub>	R <sub>L</sub> = 110Ω, Figure 10		42	90	ns
Driver-Output Enable Time to High Level	t <sub>PZH</sub>	R <sub>L</sub> = 110Ω, Figure 9		42	90	ns
Driver-Output Disable Time from High Level	t <sub>PHZ</sub>	R <sub>L</sub> = 110Ω, Figure 9		35	80	ns
Driver-Output Disable Time from Low Level	t <sub>PLZ</sub>	R <sub>L</sub> = 110Ω, Figure 10		35	80	ns
Driver-Output Enable Time from Shutdown to Low Level	t <sub>PSL</sub>	R <sub>L</sub> = 110Ω, Figure 10		650	900	ns
Driver-Output Enable Time from Shutdown to High Level	t <sub>PSH</sub>	R <sub>L</sub> = 110Ω, Figure 9		650	900	ns

## DRIVER SWITCHING CHARACTERISTICS—MAX3486E

(V<sub>CC</sub> = +3.3V, T<sub>A</sub> = +25°C.)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Maximum Data Rate			2.5			Mbps
Driver Differential Output Delay	t <sub>DD</sub>	R <sub>L</sub> = 60Ω, Figure 7	20	42	70	ns
Driver Differential Output Transition Time	t <sub>TD</sub>	R <sub>L</sub> = 60Ω, Figure 7	15	28	60	ns
Driver Propagation Delay, Low-to-High Level	t <sub>PLH</sub>	R <sub>L</sub> = 27Ω, Figure 8	20	42	75	ns
Driver Propagation Delay, High-to-Low Level	t <sub>PHL</sub>	R <sub>L</sub> = 27Ω, Figure 8	20	42	75	ns
t <sub>PLH</sub> - t <sub>PHL</sub>   Driver Propagation-Delay Skew (Note 2)	t <sub>PDS</sub>	R <sub>L</sub> = 27Ω, Figure 8		-6	±12	ns
<b>DRIVER-OUTPUT ENABLE/DISABLE TIMES</b>						
Driver-Output Enable Time to Low Level	t <sub>PZL</sub>	R <sub>L</sub> = 110Ω, Figure 10		52	100	ns
Driver-Output Enable Time to High Level	t <sub>PZH</sub>	R <sub>L</sub> = 110Ω, Figure 9		52	100	ns
Driver-Output Disable Time from High Level	t <sub>PHZ</sub>	R <sub>L</sub> = 110Ω, Figure 9		40	80	ns
Driver-Output Disable Time from Low Level	t <sub>PLZ</sub>	R <sub>L</sub> = 110Ω, Figure 10		40	80	ns
Driver-Output Enable Time from Shutdown to Low Level	t <sub>PSL</sub>	R <sub>L</sub> = 110Ω, Figure 10		700	1000	ns
Driver-Output Enable Time from Shutdown to High Level	t <sub>PSH</sub>	R <sub>L</sub> = 110Ω, Figure 9		700	1000	ns

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

# 3.3V駆動、±15kV ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

## DRIVER SWITCHING CHARACTERISTICS—MAX3483E/MAX3488E

(V<sub>CC</sub> = +3.3V, T<sub>A</sub> = +25°C.)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Maximum Data Rate			250			kbps
Driver Differential Output Delay	t <sub>DD</sub>	R <sub>L</sub> = 60Ω, Figure 7	600	900	1400	ns
Driver Differential Output Transition Time	t <sub>TD</sub>	R <sub>L</sub> = 60Ω, Figure 7	400	740	1200	ns
Driver Propagation Delay, Low-to-High Level	t <sub>PLH</sub>	R <sub>L</sub> = 27Ω, Figure 8	700	930	1500	ns
Driver Propagation Delay, High-to-Low Level	t <sub>PHL</sub>	R <sub>L</sub> = 27Ω, Figure 8	700	930	1500	ns
t <sub>PLH</sub> - t <sub>PHL</sub>   Driver Propagation-Delay Skew (Note 2)	t <sub>PDS</sub>	R <sub>L</sub> = 27Ω, Figure 8		±50		ns
<b>DRIVER-OUTPUT ENABLE/DISABLE TIMES (MAX3483E only)</b>						
Driver-Output Enable Time to Low Level	t <sub>PZL</sub>	R <sub>L</sub> = 110Ω, Figure 10		900	1300	ns
Driver-Output Enable Time to High Level	t <sub>PZH</sub>	R <sub>L</sub> = 110Ω, Figure 9		600	800	ns
Driver-Output Disable Time from High Level	t <sub>PHZ</sub>	R <sub>L</sub> = 110Ω, Figure 9		50	80	ns
Driver-Output Disable Time from Low Level	t <sub>PLZ</sub>	R <sub>L</sub> = 110Ω, Figure 10		50	80	ns
Driver-Output Enable Time from Shutdown to Low Level	t <sub>PSL</sub>	R <sub>L</sub> = 110Ω, Figure 10		1.9	2.7	µs
Driver-Output Enable Time from Shutdown to High Level	t <sub>PSH</sub>	R <sub>L</sub> = 110Ω, Figure 9		2.2	3.0	µs

## RECEIVER SWITCHING CHARACTERISTICS

(V<sub>CC</sub> = +3.3V, T<sub>A</sub> = +25°C.)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Time to Shutdown	t <sub>SHDN</sub>	MAX3483E/MAX3485E/MAX3486E/MAX3491E only (Note 3)	80	190	300	ns
Receiver Propagation Delay, Low-to-High Level	t <sub>RPLH</sub>	V <sub>ID</sub> = 0 to 3.0V, C <sub>L</sub> = 15pF, Figure 11	25	62	90	ns
		MAX3483E/MAX3488E	25	75	120	
Receiver Propagation Delay, High-to-Low Level	t <sub>RPHL</sub>	V <sub>ID</sub> = 0 to 3.0V, C <sub>L</sub> = 15pF, Figure 11	25	62	90	ns
		MAX3483E/MAX3488E	25	75	120	
t <sub>PLH</sub> - t <sub>PHL</sub>   Receiver Propagation-Delay Skew	t <sub>RPDS</sub>	V <sub>ID</sub> = 0 to 3.0V, C <sub>L</sub> = 15pF, Figure 11		6	±10	ns
		MAX3483E/MAX3488E		12	±20	
Receiver-Output Enable Time to Low Level	t <sub>PRZL</sub>	C <sub>L</sub> = 15pF, Figure 12, MAX3483E/85E/86E/91E only		25	50	ns
Receiver-Output Enable Time to High Level	t <sub>PRZH</sub>	C <sub>L</sub> = 15pF, Figure 12, MAX3483E/85E/86E/91E only		25	50	ns
Receiver-Output Disable Time from High Level	t <sub>PRHZ</sub>	C <sub>L</sub> = 15pF, Figure 12, MAX3483E/85E/86E/91E only		25	45	ns
Receiver-Output Disable Time from Low Level	t <sub>PRLZ</sub>	C <sub>L</sub> = 15pF, Figure 12, MAX3483E/85E/86E/91E only		25	45	ns
Receiver-Output Enable Time from Shutdown to Low Level	t <sub>PRSL</sub>	C <sub>L</sub> = 15pF, Figure 12, MAX3483E/85E/86E/91E only		720	1400	ns
Receiver-Output Enable Time from Shutdown to High Level	t <sub>PRSH</sub>	C <sub>L</sub> = 15pF, Figure 12, MAX3483E/85E/86E/91E only		720	1400	ns

**Note 1:** ΔV<sub>OD</sub> and ΔV<sub>OC</sub> are the changes in V<sub>OD</sub> and V<sub>OC</sub>, respectively, when the DI input changes state.

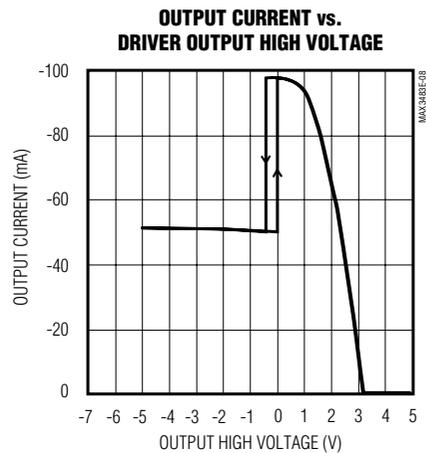
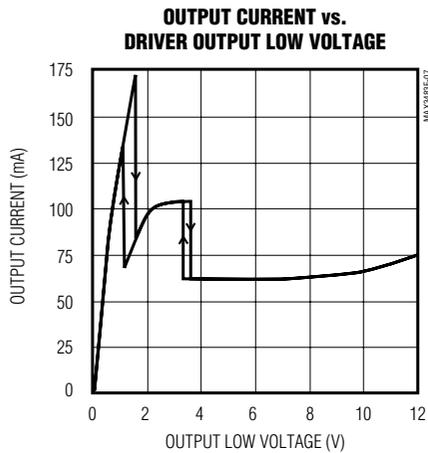
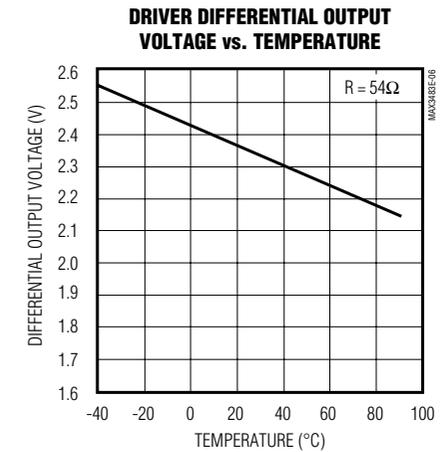
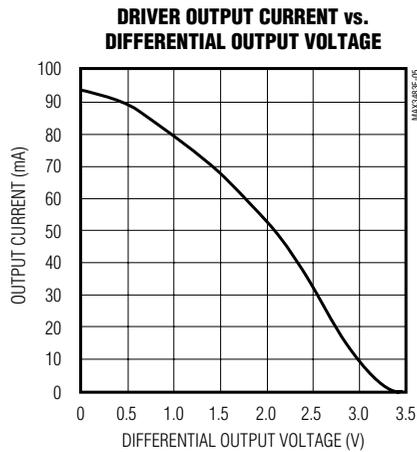
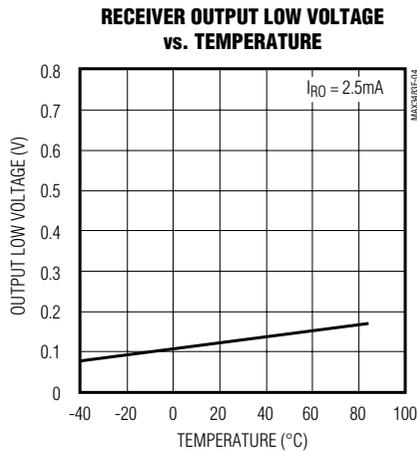
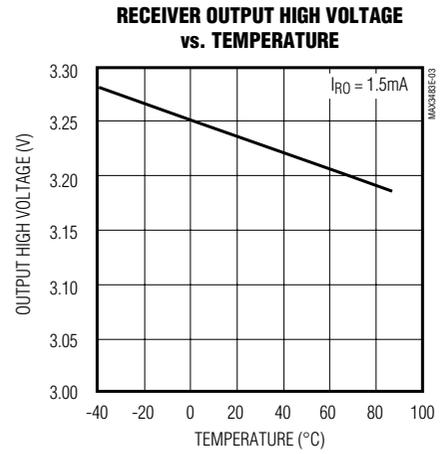
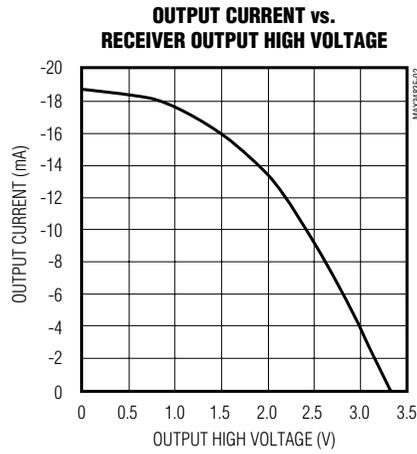
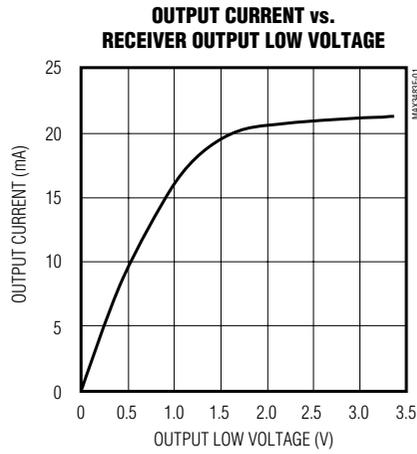
**Note 2:** Measured on |t<sub>PLH</sub> (Y) - t<sub>PHL</sub> (Y)| and |t<sub>PLH</sub> (Z) - t<sub>PHL</sub> (Z)|.

**Note 3:** The transceivers are put into shutdown by bringing RE high and DE low. If the inputs are in this state for less than 80ns, the devices are guaranteed not to enter shutdown. If the inputs are in this state for at least 300ns, the devices are guaranteed to have entered shutdown. See *Low-Power Shutdown Mode* section.

# 3.3V駆動、±15kV ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

## 標準動作特性

(V<sub>CC</sub> = +3.3V, T<sub>A</sub> = +25°C, unless otherwise noted.)



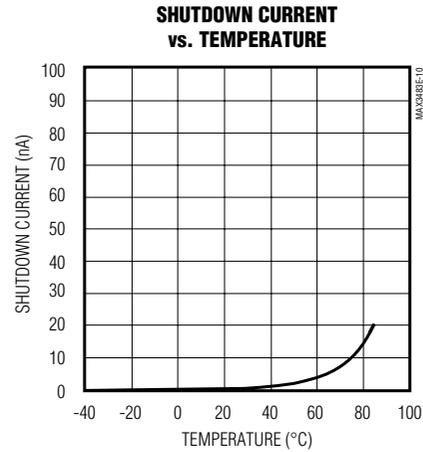
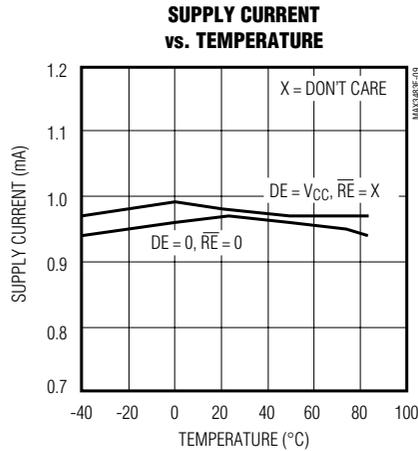
MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

# 3.3V駆動、±15kV ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

## 標準動作特性(続き)

( $V_{CC} = +3.3V$ ,  $T_A = +25^\circ C$ , unless otherwise noted.)



## 端子説明

端子			名称	機能
MAX3483E MAX3485E MAX3486E	MAX3488E MAX3490E	MAX3491E		
1	2	2	RO	レシーバ出力。AがBよりも200mV高ければROはハイになります。AがBよりも200mV低ければROはローになります。
2	—	3	$\overline{RE}$	レシーバ出力イネーブル。 $\overline{RE}$ がローの時、ROがイネーブルされます。 $\overline{RE}$ がハイの時、ROはハイインピーダンスになります。 $\overline{RE}$ がハイでDEがローの時、デバイスは低電力シャットダウンモードになります。
3	—	4	DE	ドライバ出力イネーブル。ドライバ出力は、DEをハイにすることによってイネーブルされます。DEがローの時はハイインピーダンスになります。 $\overline{RE}$ がハイでDEがローの場合、デバイスは低電力シャットダウンモードになります。ドライバ出力がイネーブルされると、デバイスはラインドライバとして機能します。ドライバ出力がハイインピーダンスになっていると、 $\overline{RE}$ がローの時にデバイスはラインレシーバとして機能します。
4	3	5	DI	ドライバ入力。DIがローの時、出力Yが強制的にローになり、出力Zがハイになります。同様に、DIがハイの時に出力Yがハイになり、出力Zがローになります。
5	4	6, 7	GND	グラウンド
—	5	9	Y	非反転ドライバ出力
—	6	10	Z	反転ドライバ出力
6	—	—	A	非反転レシーバ入力及び非反転ドライバ出力
—	8	12	A	非反転レシーバ入力
7	—	—	B	反転レシーバ入力及び反転ドライバ出力
—	7	11	B	反転レシーバ入力
8	1	13, 14	$V_{CC}$	正電源： $3.0V \leq V_{CC} \leq 3.6V$ 。 $V_{CC} > 3.6V$ でデバイスを動作させないで下さい。
—	—	1, 8	N.C.	無接続。内部接続されていません。

# 3.3V駆動、 $\pm 15kV$ ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

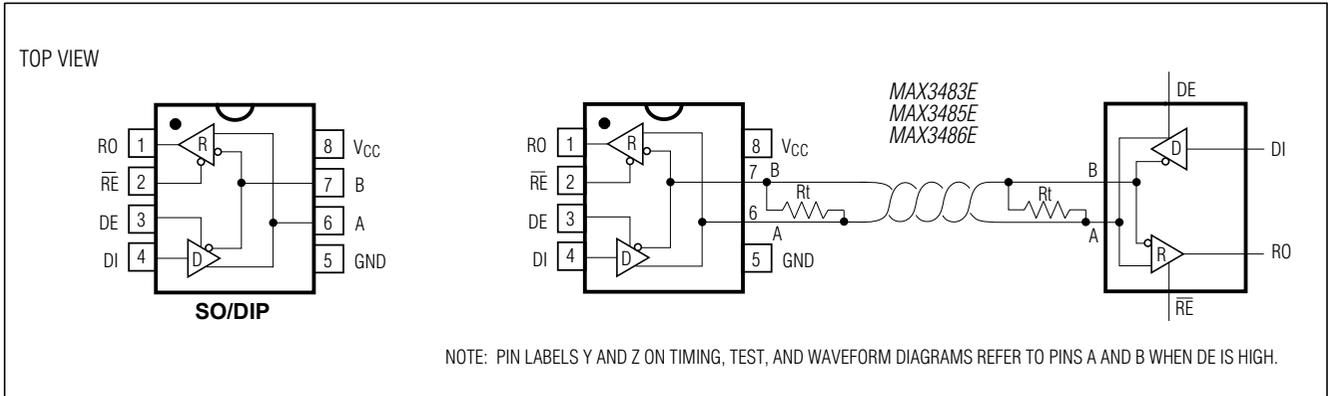


図1. MAX3483E/MAX3485E/MAX3486Eのピン配置及び標準動作回路

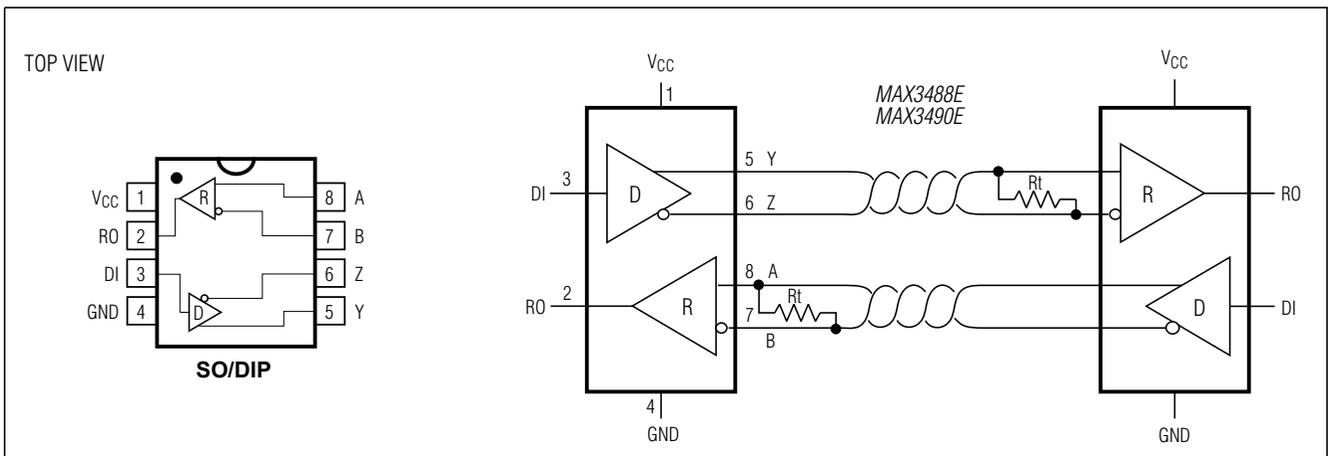


図2. MAX3488E/MAX3490Eのピン配置及び標準動作回路

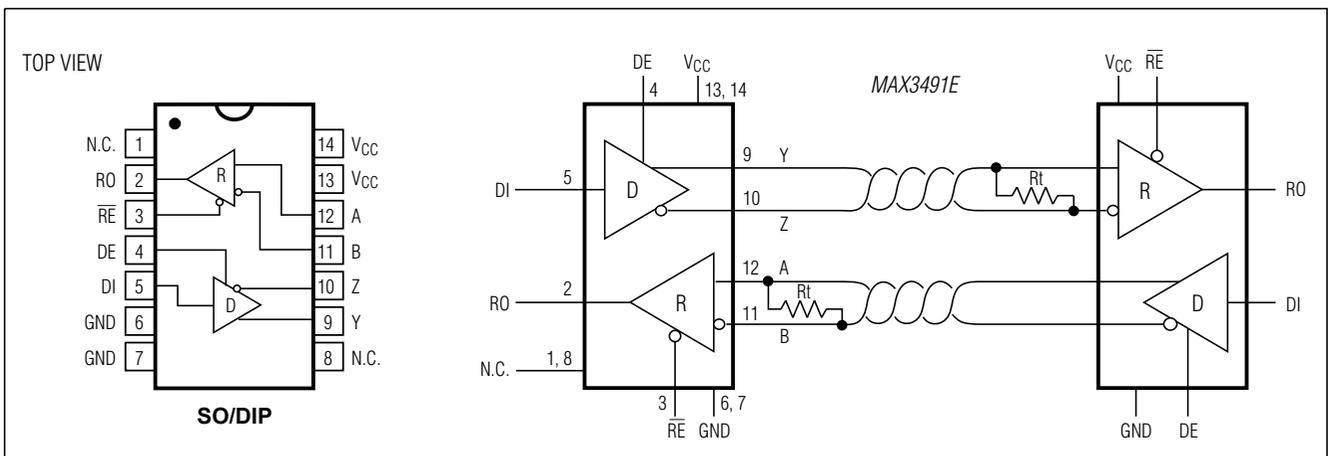


図3. MAX3491Eのピン配置及び標準動作回路

### 3.3V駆動、 $\pm 15\text{kV}$ ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

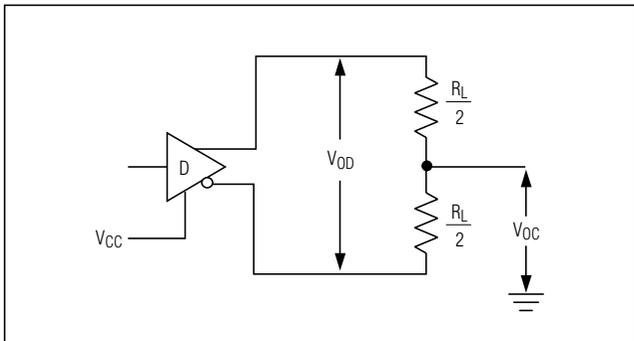


図4. ドライバ $V_{OD}$ 及び $V_{OC}$

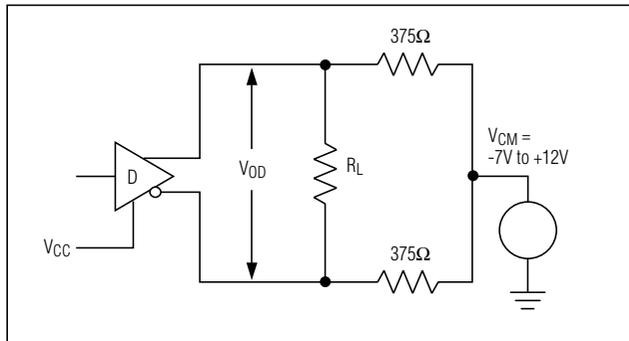


図5. 同相電圧を変化させた時のドライバ $V_{OD}$

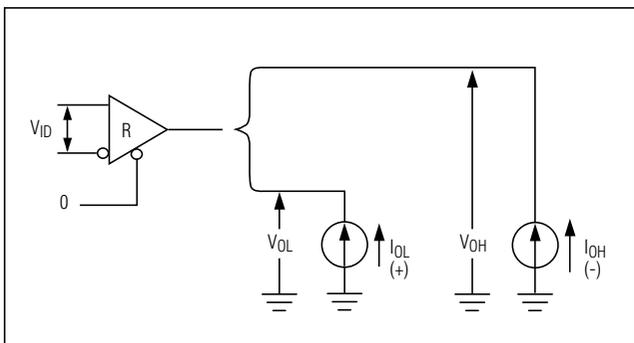


図6. レシーバ $V_{OH}$ 及び $V_{OL}$

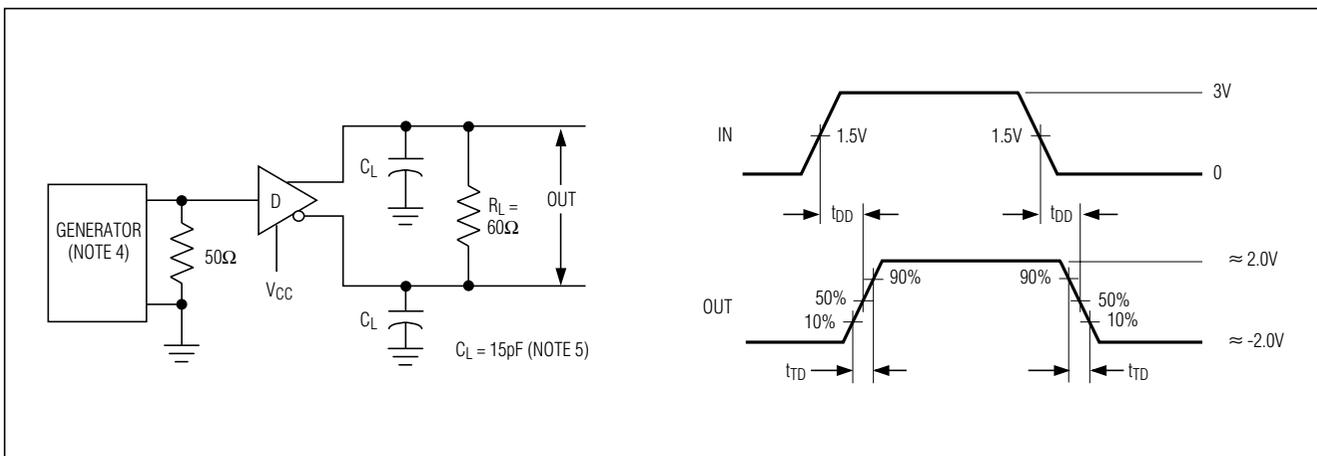


図7. ドライバの差動出力遅延及び遷移時間

# 3.3V駆動、±15kV ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

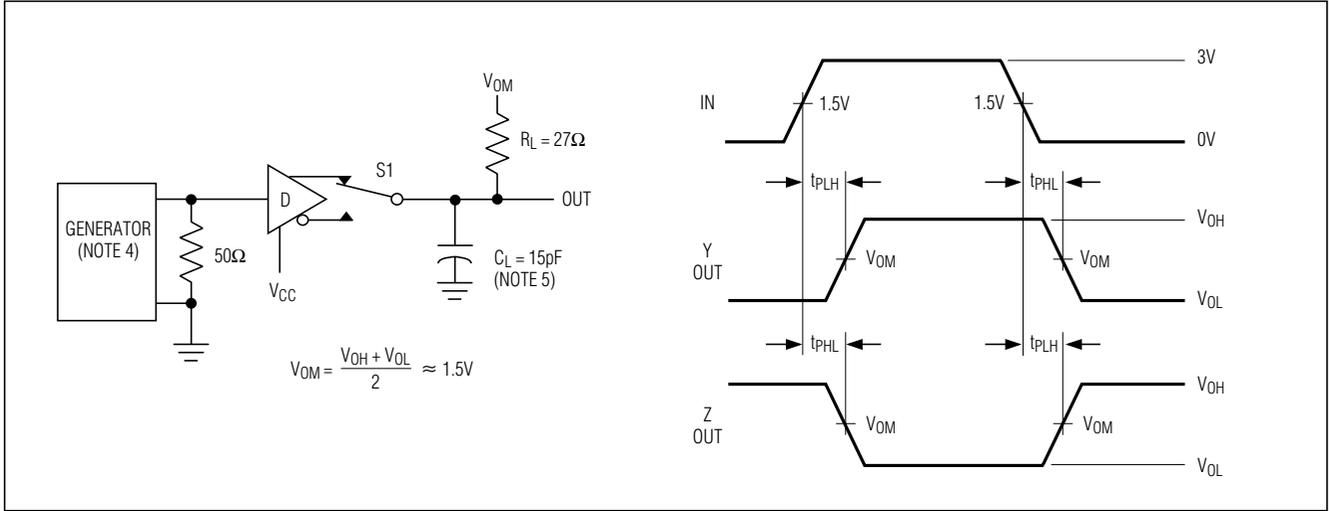


図8. ドライバの伝播時間

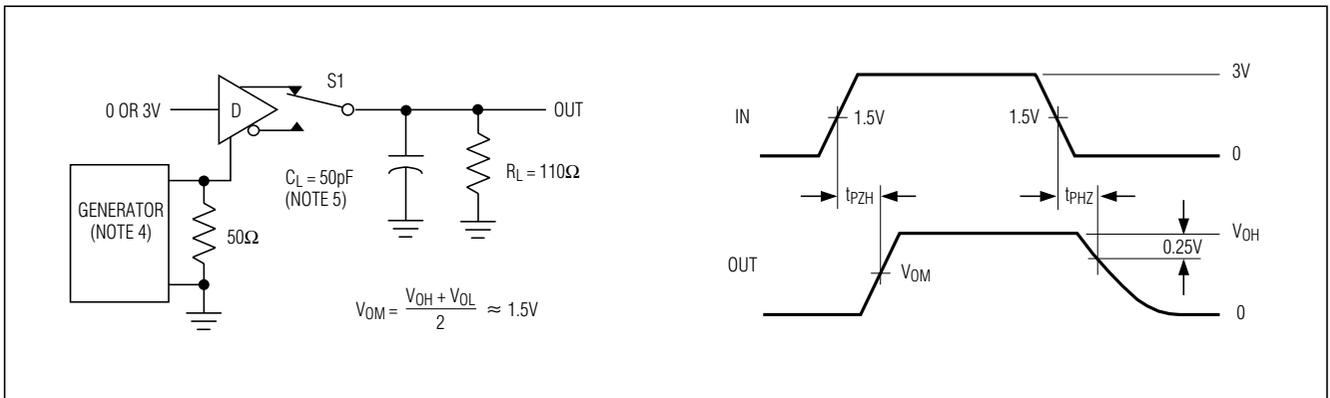


図9. ドライバのイネーブル及びディセーブル時間( $t_{pZH}$ 、 $t_{pSH}$ 、 $t_{pHZ}$ )

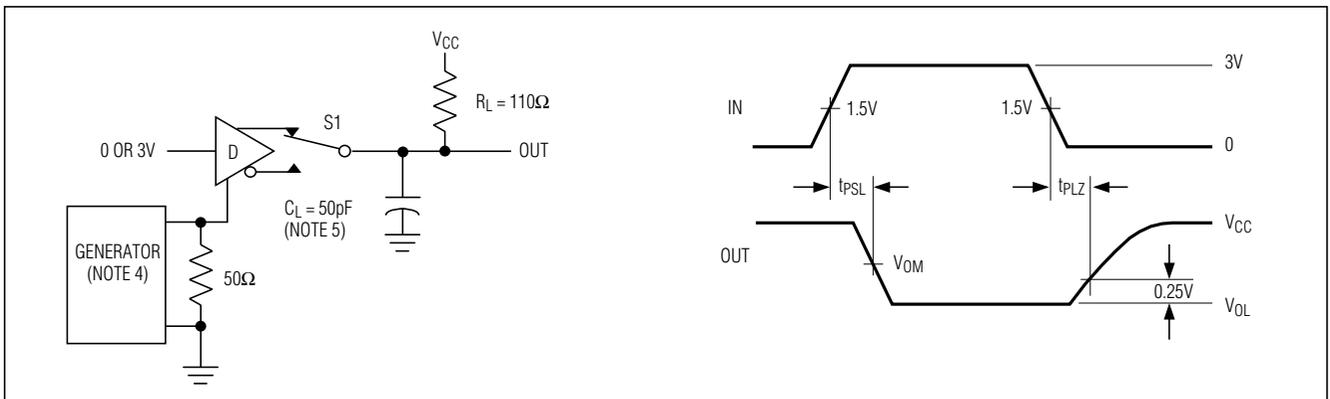


図10. ドライバのイネーブル及びディセーブル時間( $t_{pZL}$ 、 $t_{pSL}$ 、 $t_{pLZ}$ )

### 3.3V駆動、±15kV ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

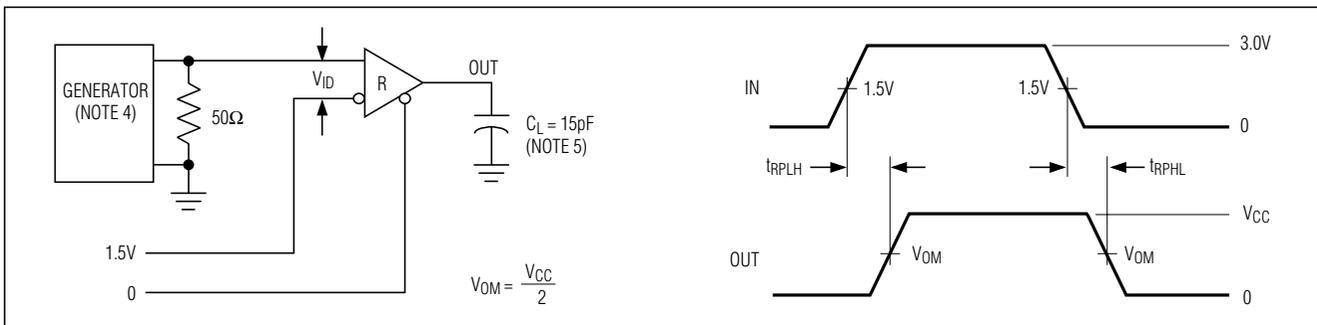


図11. レシーバ伝播遅延

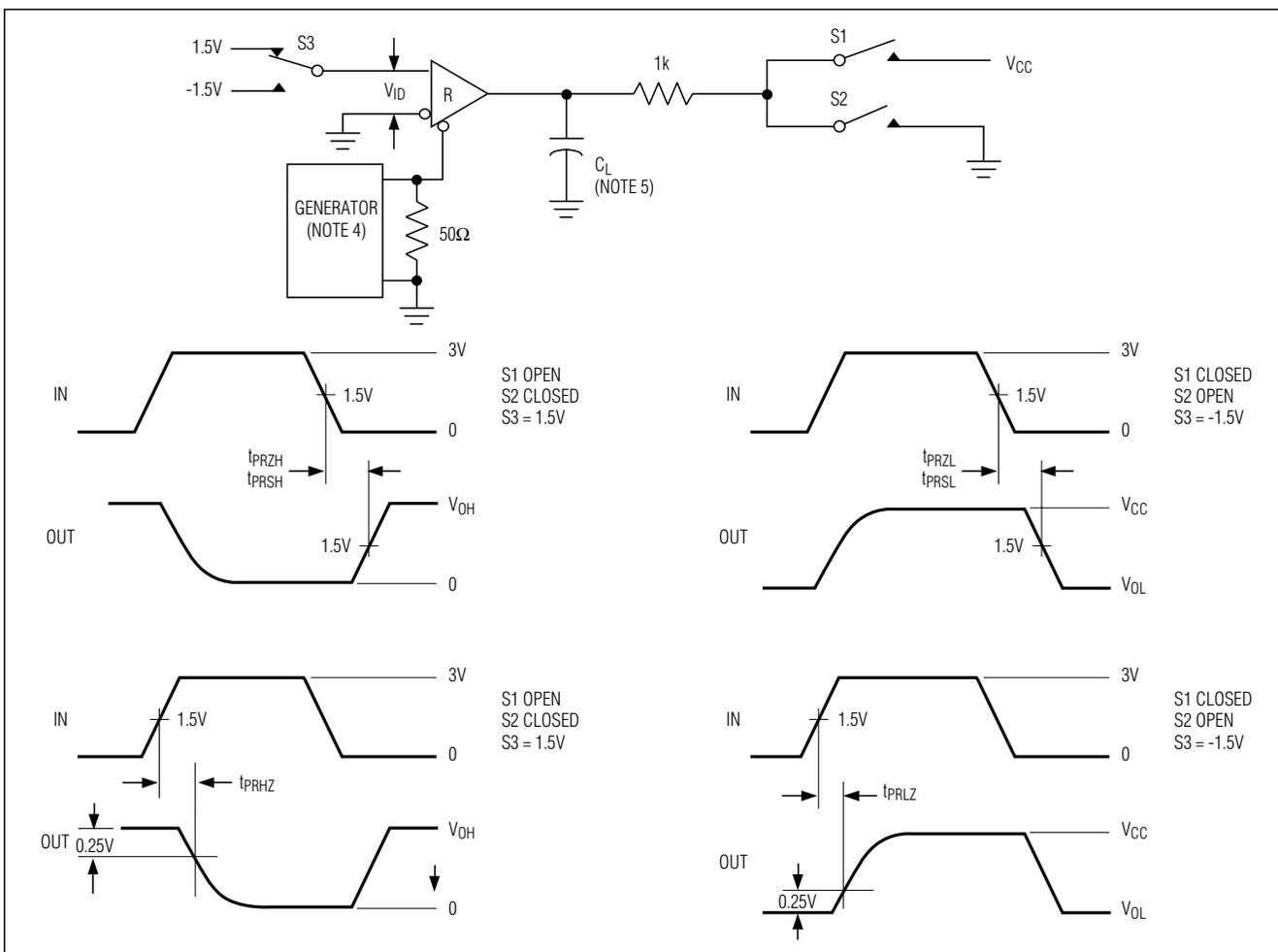


図12. レシーバイネーブル及びディセーブル時間

注記4：入力パルスはパルス発生器で供給され、以下の特性を持っています：f = 250kHz、デューティサイクル50%、 $t_r \leq 6.0\text{ns}$ 、 $Z_0 = 50\Omega$ 。

注記5： $C_L$ はプローブ及び浮遊容量を含んでいます。

# 3.3V駆動、±15kV ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

## 機能表

### レシーバ/ドライバインプライン付デバイス (MAX3483E/MAX3485E/MAX3486E/MAX3491E)

#### 表1. 送信

INPUTS			OUTPUTS		MODE
$\overline{RE}$	DE	DI	B*	A*	
X	1	1	0	1	Normal
X	1	0	1	0	Normal
0	0	X	High-Z	High-Z	Normal
1	0	X	High-Z	High-Z	Shutdown

\*B及びAはフルデュープレックスの場合それぞれZ及びYです (MAX3491E)。

X = 任意。High-Z = ハイインピーダンス

#### 表2. 受信

INPUTS			OUTPUTS	MODE
$\overline{RE}$	DE	A, B	RO	
0	0*	$\geq +0.2V$	1	Normal
0	0*	$\leq -0.2V$	0	Normal
0	0*	Inputs Open	1	Normal
1	0	X	High-Z	Shutdown

\*DEはフルデュープレックスの場合任意(x)です (MAX3491E)。

X = 任意。High-Z = ハイインピーダンス

### レシーバ/ドライバインプラインなしのデバイス (MAX3488E/MAX3490E)

#### 表3. 送信

INPUT	OUTPUTS	
DI	Z	Y
1	0	1
0	1	0

#### 表4. 受信

INPUTS	OUTPUT
A, B	RO
$\geq +0.2V$	1
$\leq -0.2V$	0
Inputs Open	1

## アプリケーション情報

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491Eは、RS-485及びRS-422通信用の低電力トランシーバです。MAX3483E及びMAX3488Eは、250kbpsまでのデータレートで送受信が可能です。MAX3486Eは最大2.5Mbpsまで、MAX3485E/MAX3490E/MAX3491Eは最大2Mbpsまでとなっています。MAX3488E、MAX3490E及びMAX3491Eはフルデュープレックストランシーバ、MAX3483E、MAX3485E及びMAX3486Eはハーフデュープレックスです。MAX3483E/MAX3485E/MAX3486E/MAX3491Eには、ドライバインプライン (DE) 及びレシーバインプライン ( $\overline{RE}$ ) が含まれています。ディセーブルされると、ドライバとレシーバの出力はハイインピーダンスになります。

### 低EMI及び低反射

#### (MAX3483E/MAX3486E/MAX3488E)

MAX3483E/MAX3488Eはスルーレートが制限されているため、EMIを最小限に抑え、不適切に終端処理されたケーブルによって生じる反射を低減します。図13に、MAX3485E/MAX3490E/MAX3491Eが125kHz信号を送信している時のドライバ出力波形及びそのフーリエ解析を示します。大振幅の高周波高調波が目立ちます。図14は、同じ信号をスルーレート制限のMAX3483E/MAX3488Eが送信した場合を表わしています。高周波高調波の振幅がかなり小さくなり、EMIの可能性が著しく低下しています。

### 低電流シャットダウンモード

#### (MAX3483E/MAX3485E/MAX3486E/MAX3491E)

低電力シャットダウンモードは、 $\overline{RE}$ をハイに、DEをローにすることによって起動します。ドライバとレシーバの両方がディセーブル(ハイインピーダンス)されない限り、デバイスはシャットダウンしません。シャットダウン中、デバイスの消費電流は僅か2nA(typ)です。

これらのデバイスにおいては、インエール時間 $t_{pSH}$ 及び $t_{pSL}$ はデバイスが低電力シャットダウンモードにあると仮定し、インエール時間 $t_{pZH}$ 及び $t_{pZL}$ はレシーバ又はドライバがディセーブルされている一方で、デバイスはシャットダウンされていないと仮定しています。

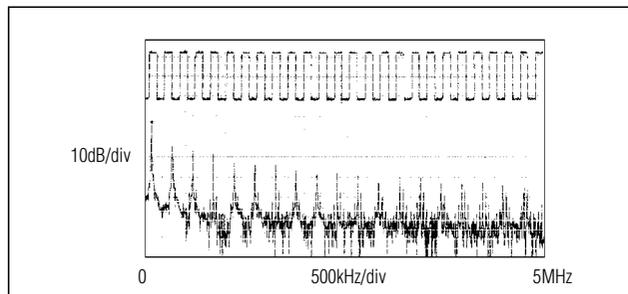


図13. MAX3485E/MAX3490E/MAX3491Eが125kHz信号を送信している時のドライバ出力波形及びFFTプロット

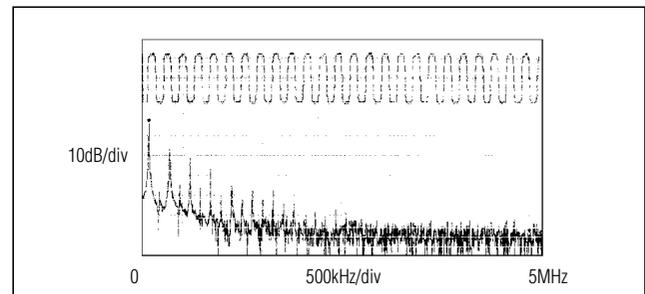


図14. MAX3483E/MAX3488Eが125kHz信号を送信している時のドライバ出力波形及び

### 3.3V駆動、 $\pm 15\text{kV}$ ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

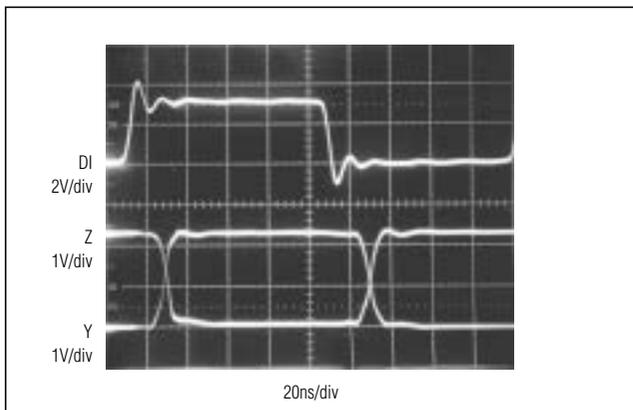


図15. MAX3485E/MAX3490E/MAX3491Eのドライバ伝播遅延

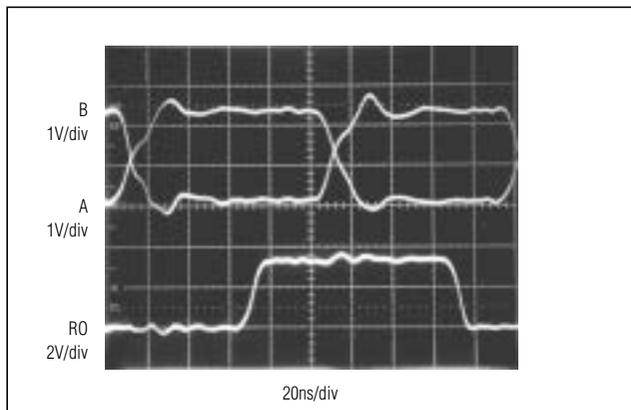


図16. MAX3485E/MAX3490E/MAX3491Eのレシーバ伝播遅延(外部RS-485デバイスで駆動)

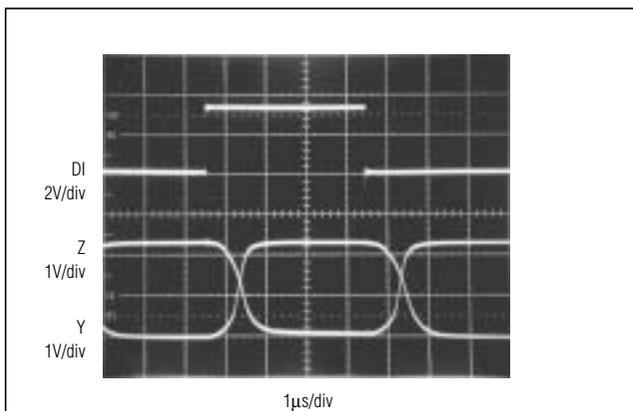


図17. MAX3483E/MAX3488Eのドライバ伝播遅延

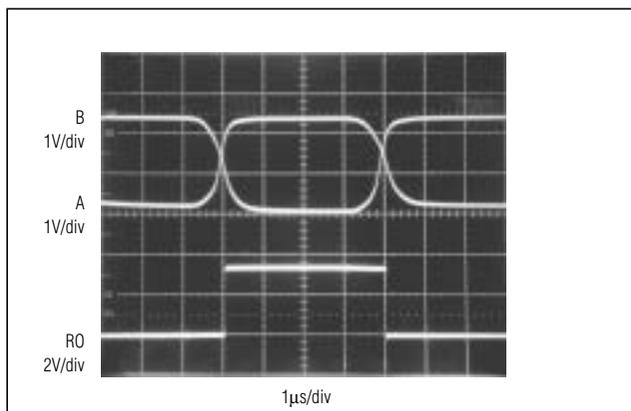


図18. MAX3483E/MAX3488Eのレシーバ伝播遅延

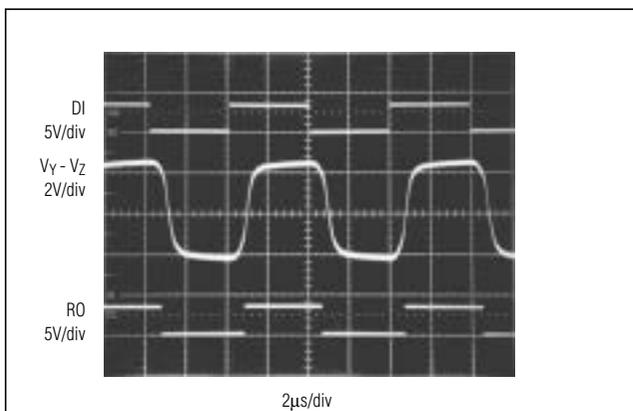


図19. MAX3483E/MAX3488Eが25kHzで1200mのケーブルを駆動している場合のシステム差動電圧

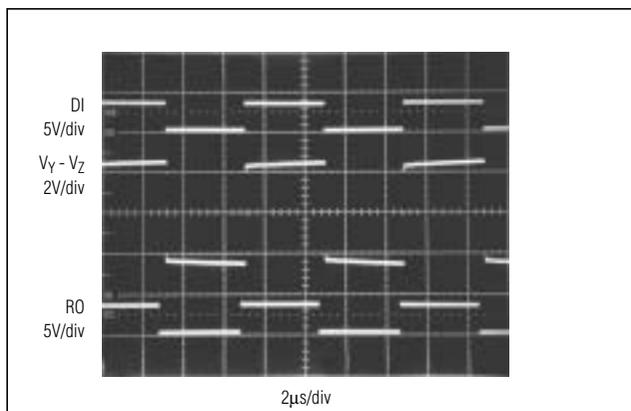


図20. MAX3485E/MAX3490E/MAX3491Eが125kHzで1200mのケーブルを駆動している場合のシステム差動電圧

# 3.3V駆動、±15kV ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

## ドライバ出力保護

本デバイスには、障害又はバス競合に起因する過剰な出力電流及び電力消費を防止する機構が2つ備わっています。出力段のフの字電流制限機能は、全同相電圧範囲にわたる短絡に対して直ちに保護を提供します(「標準動作特性」を参照)。さらに、チップが過熱するとサーマルシャットダウン回路がドライバ出力を強制的にハイインピーダンス状態にします。

## 伝播遅延

図15~18に標準伝播遅延を示します。スキュー時間はローからハイとハイからローの伝播遅延の間の差です。ドライバ/レシーバのスキュー時間が小さいため、対称的なマーク・スペース比(デューティサイクル50%)が保持しやすくなっています。

レシーバスキュー時間( $t_{PRHL} - t_{PRLH}$ )は10ns以下です(MAX3483E/MAX3488Eは20ns)。ドライバスキュー時間は、MAX3485E/MAX3490E/MAX3491Eが8ns、MAX3486Eが12ns、そしてMAX3483E/MAX3488Eが50ns以下(tp)です。

## ラインの長さとデータレート

RS-485/RS-42規格は、1200mまでのライン長をカバーしています。1200mよりも長いラインについては、図21にラインリピータの例を示します。

図19及び20に、デバイスが1200mの26AWGツイストペア線で120Ωの負荷を125kHzで駆動した場合のシステム差動電圧を示します。

これよりも速いデータ速度での送信については、お問い合わせ下さい。

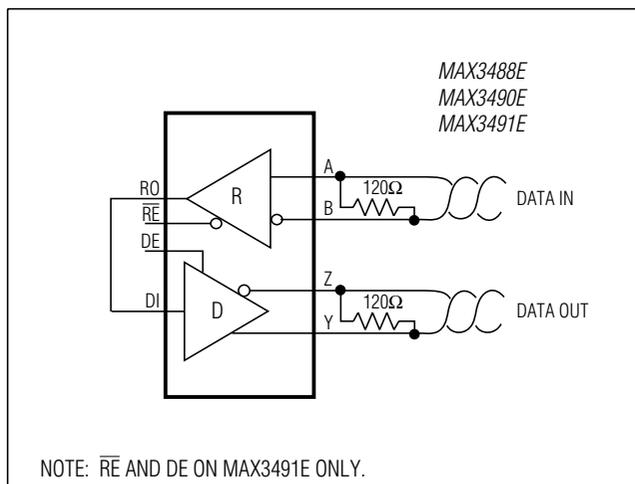


図21. MAX3485E/MAX3490E/MAX3491E用のラインリピータ

## ±15kVのESD保護

本製品は、マキシム社の他の製品と同様、製品取扱い及び組立て中に生じる静電放電から保護するために、全てのピンにESD保護構造が取り入れられています。MAX3483Eファミリのドライバ出力及びレシーバ入力ピンは、静電気に対する保護が特別に強化されています。マキシム社は、±15kVのESDにもダメージを受けない新構造を開発しました。このESD構造は全ての状態(通常動作、シャットダウン及びパワーダウン)において高いESDに耐えます。ESD発生後でも、マキシム社のEバージョンの製品はラッチアップせず、損傷も受けずに動作します。

ESD保護は、様々な方法で試験できます。本製品ファミリのトランスミッタ出力及びレシーバ入力の下記の範囲まで保護が確かめられています。

- 1) ヒューマンボディモデルの場合は、±15kV
- 2) IEC1000-4-2の接触放電法の場合は、±8kV
- 3) IEC1000-4-2のエアギャップ放電法の場合は、±15kV

## ESD試験の条件

ESD性能は様々な条件に依存します。試験のセットアップ、試験方法及び試験結果を記載した信頼性レポートについては、マキシム社にお問い合わせ下さい。

## ヒューマンボディモデル

図22aに、ヒューマンボディモデルを示します。図22bは、低インピーダンスの負荷に放電した場合にヒューマンボディモデルが生成する電流波形を示しています。このモデルでは、測定するESD電圧まで充電された100pFのコンデンサを使用しています。この電圧は、1.5kΩの抵抗を通して試験素子に放電されます。

## IEC1000-4-2

IEC1000-4-2規格は、完成品のESD試験及び性能については規定していますが、集積回路については特に触れていません。MAX3483Eファミリのデバイスを使用することにより、ESD保護部品を追加せずに、IEC1000-4-2のレベル4(最高レベル)に適合する機器を設計できます。

ヒューマンボディモデルとIEC1000-4-2による試験の主な違いは、IEC1000-4-2の方がピーク電流が高いことにあります。IEC1000-4-2のESD試験モデルの方が直列抵抗が低いため、測定されたESD耐圧は一般的にヒューマンボディモデルによる耐圧よりも低くなっています。図23aにIEC1000-4-2モデルを示します。図23bに、±8kVのIEC1000-4-2レベル4のESD接触放電試験の電流波形を示します。

### 3.3V駆動、±15kV ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

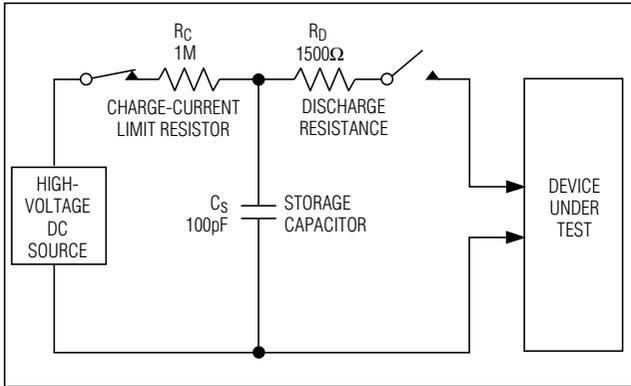


図22a. ヒューマンボディモデルによるESD試験モデル

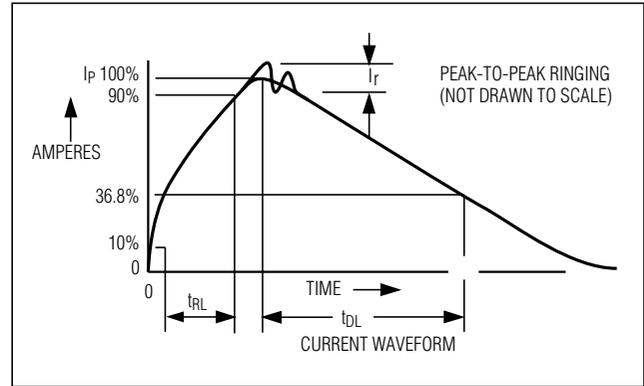


図22b. ヒューマンボディモデルによる電流波形

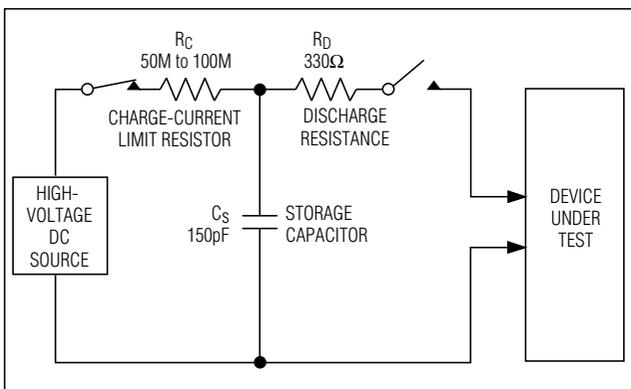


図23a. IEC 1000-4-2によるESD試験モデル

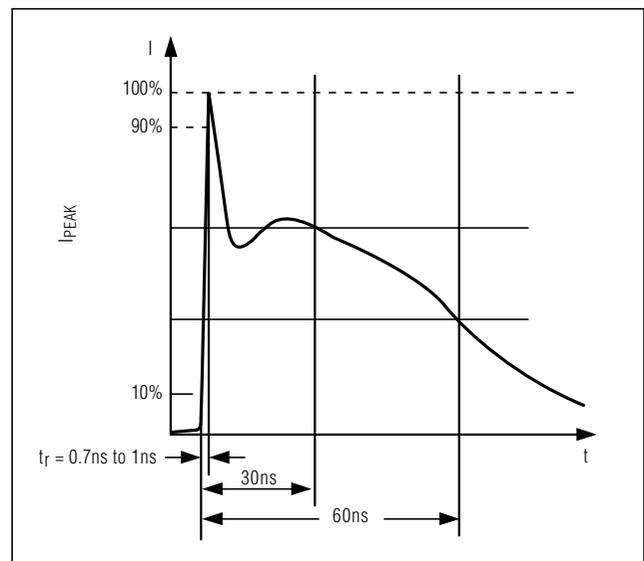


図23b. IEC 1000-4-2のESDジェネレータ電流波形

エアギャップ試験は、充電したプローブを素子に近付けることによって行います。接触放電法では、プローブが充電される前に素子に接触させます。

#### マシンモデル

マシンモデルによるESD試験では充電コンデンサを200pFに、放電抵抗をゼロにして全てのピンを試験します。この試験の目的は、製造中の取り扱い及び組み立て中の接触によるストレスをエミュレートすることです。もちろん、RS-485の入出力ピンだけでなく全てのピンにこのような保護が必要です。

#### 標準アプリケーション

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491Eトランシーバは、マルチポイントバス伝送ライン上の双方向性データ通信に設計されています。図24及び25に、標準ネットワークアプリケーション回路を示します。これらのデバイスは、ケーブルが1200m以上の長さの場合にラインリピータとして使用することもできます(図21)。

反射を最小限に抑えるため、ラインの両端をその特性インピーダンスで終端処理して下さい。また、メインラインからの分岐はできるだけ短くして下さい。スルーレート制限されたMAX3483E/MAX3488E及び部分的にスルーレート制限されたMAX3486Eは、不完全な終端処理に対する許容度が高くなっています。

# 3.3V駆動、±15kV ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

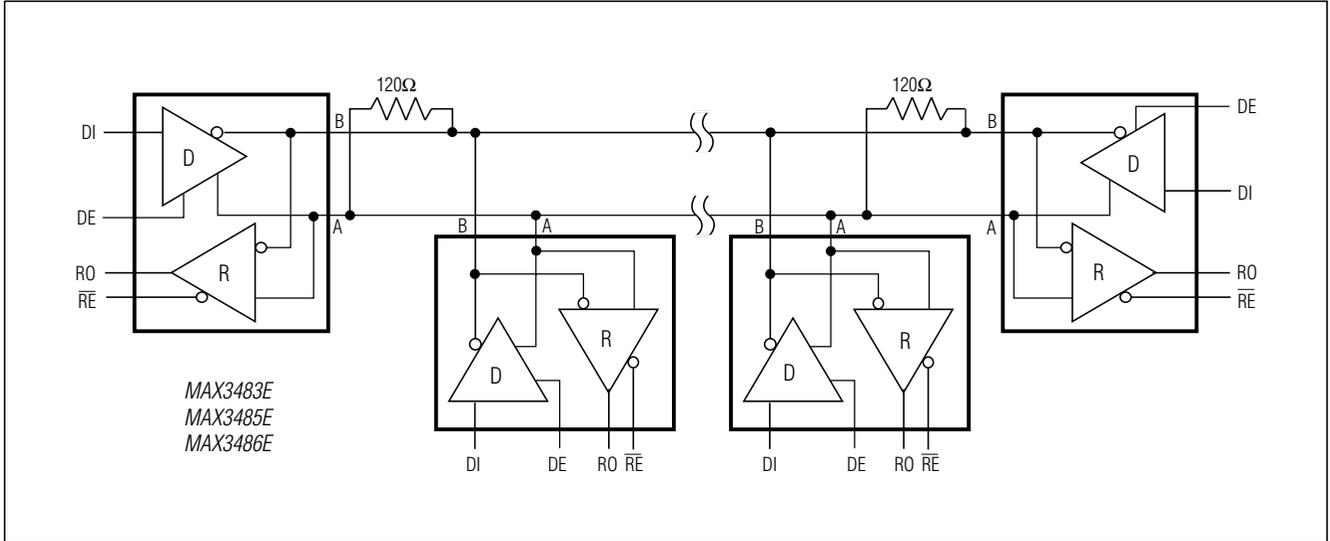


図24. MAX3483E/MAX3485E/MAX3486Eの標準RS-485ネットワーク

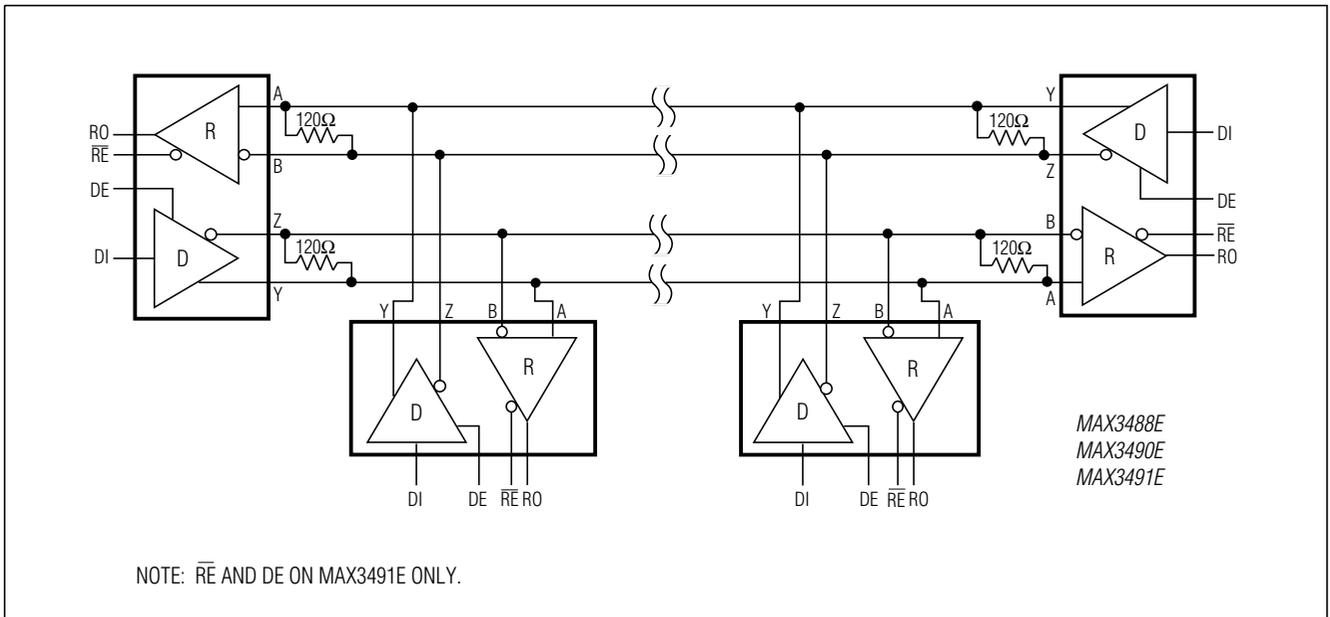


図25. MAX3488E/MAX3490E/MAX3491EフルデュプレックスRS-485ネットワーク

# 3.3V駆動、 $\pm 15kV$ ESD保護、12Mbps及びスルーレート制限付真のRS-485/RS-422トランシーバ

MAX3483E/MAX3485E/MAX3486E/MAX3488E/MAX3490E/MAX3491E

## 型番(続き)

PART	TEMP. RANGE	PIN-PACKAGE
<b>MAX3486</b> ECSA	0°C to +70°C	8 SO
MAX3486ECPA	0°C to +70°C	8 Plastic DIP
MAX3486EESA	-40°C to +85°C	8 SO
MAX3486EEPA	-40°C to +85°C	8 Plastic DIP
<b>MAX3488</b> ECSA	0°C to +70°C	8 SO
MAX3488ECPA	0°C to +70°C	8 Plastic DIP
MAX3488EESA	-40°C to +85°C	8 SO
MAX3488EEPA	-40°C to +85°C	8 Plastic DIP
<b>MAX3490</b> ECSA	0°C to +70°C	8 SO
MAX3490ECPA	0°C to +70°C	8 Plastic DIP
MAX3490EESA	-40°C to +85°C	8 SO
MAX3490EEPA	-40°C to +85°C	8 Plastic DIP
<b>MAX3491</b> ECSD	0°C to +70°C	14 SO
MAX3491ECPD	0°C to +70°C	14 Plastic DIP
MAX3491EESD	-40°C to +85°C	14 SO
MAX3491EEPD	-40°C to +85°C	14 Plastic DIP

## チップ情報

TRANSISTOR COUNT: 761



マキシム・ジャパン株式会社 〒141-0032 東京都品川区大崎1-6-4 大崎ニューシティ 4号館 20F TEL: 03-6893-6600

Maximは完全にMaxim製品に組み込まれた回路以外の回路の使用について一切責任を負いかねます。回路特許ライセンスは明言されていません。Maximは随時予告なく回路及び仕様を変更する権利を留保します。「Electrical Characteristics (電気的特性)」の表に示すパラメータ値(min、maxの各制限値)は、このデータシートの他の場所で引用している値より優先されます。