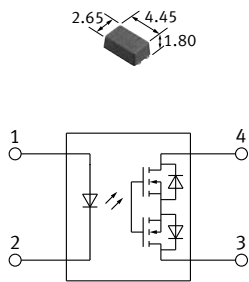


# RF SSOP C×R10/C×R5

## 小型SSOP C×R10 : 負荷電圧 30V/40V C×R5 : 負荷電圧25V



(単位 : mm)

### 特長

- 小型SSOP形状(体積比でSOP4pinの約53%)
- 低オン抵抗タイプと低出力端子間容量タイプを品揃え
- 連続負荷電流 : Max.1A
- 動作時間 : Typ.0.02ms(低出力端子間容量タイプ)

### 用途

- 計測・試験装置全般  
ICテスト、液晶ドライバーテスト、半導体特性テスト、ボードテストなど
- 通信・放送機器
- 医療機器  
超音波診断装置など
- 多点記録計(レコーダー)  
データロガー、ひずみ、熱電対計測など

注) 車載用途にPhotoMOSをご検討の場合は、当社営業担当までお問い合わせください。

### 品 種

分類			出力定格 <sup>*1</sup>		ご注文品番		箱入数
			負荷電圧	負荷電流	テーピング包装Y <sup>*2</sup>	テーピング包装1Y	テーピング包装
AC/DC兼用	C×R10	低オン抵抗 (低Ronタイプ)	30 V	1,000 mA	AQY221R6VY	AQY221R6V1Y	テーピング包装Y 1リール : 3,500個 外箱 : 3,500個
			40 V	500 mA	AQY221R4VY	AQY221R4V1Y	
			40 V	250 mA	AQY221R2VY	AQY221R2V1Y	
		C×R5		40 V	120 mA	AQY221N2VY	AQY221N2V1Y
			25 V	150 mA	AQY221N3VY	AQY221N3V1Y	

注) スペースの都合上、品番の頭3文字“AQY”とパッケージ(SSOP)表示“V”は商品に捺印しておりません。また、包装形態区分“Y”も捺印しておりません。  
(ex.品番AQY221R4VY→捺印 221R4)

\*1: 負荷電圧 : 負荷電流 : ピークAC、DCをあらわします。

\*2: 包装形態はテーピング包装のみです。テーピング包装Yは1.4番端子が引き出し方向です。2,3番端子が引き出し方向の品番は、末尾“Y”を“W”に変えてご注文願います。

### 定 格

#### ■ 絶対最大定格 (測定条件 周囲温度 : 25°C)

項目	記号	C×R10 低Ronタイプ			C×R10 低Coutタイプ	C×R5	備考
		AQY221R6V	AQY221R4V	AQY221R2V	AQY221N2V	AQY221N3V	
入力側	LED電流	I <sub>F</sub> 50 mA					
	LED逆電圧	V <sub>R</sub> 5 V					
	せん頭順電流	I <sub>FP</sub> 1 A					f = 100 Hz、デューティ比 = 0.1%
	許容損失	P <sub>in</sub> 75 mW					
出力側	負荷電圧(ピークAC)	30 V	40 V		25 V		
	連続負荷電流	1 A	0.5 A	0.25 A	0.12 A	0.15 A	ピークAC、DC
	ピーク負荷電流	1.5 A	1 A	0.75 A	0.3 A	0.4 A	100 ms(1 shot)、V <sub>L</sub> = DC
	出力損失	P <sub>out</sub> 250 mW					
全許容損失	P <sub>T</sub>	300 mW					
耐電圧	V <sub>iso</sub>	1,500 Vrms					
使用周囲温度	T <sub>opr</sub>	-40 ~ +85°C					(ただし、氷結・結露しないこと)
保存温度	T <sub>stg</sub>	-40 ~ +100°C					
接合部温度	T <sub>j</sub>	125°C					

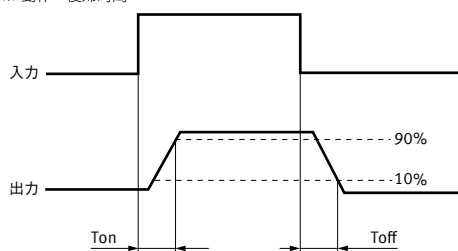
# PhotoMOSリレー RF SSOP C×R10/C×R5

## ■ 性能概要 (測定条件 周囲温度: 25°C)

項目		記号	C×R10 低Ronタイプ			C×R10 低Coutタイプ	C×R5		測定条件	
			AQY221R6V	AQY221R4V	AQY221R2V	AQY221N2V	AQY221N3V			
入力	動作LED電流	平均	0.7 mA	0.9 mA		1.0 mA			AQY221R6V : I <sub>F</sub> = 100 mA AQY221R4V : I <sub>F</sub> = 500 mA AQY221R2V : I <sub>F</sub> = 250 mA AQY221N2V : I <sub>F</sub> = 80 mA AQY221N3V : I <sub>F</sub> = 80 mA	
		最大	3.0 mA							
	復帰LED電流	最小	0.1 mA			0.2 mA				
		平均	0.6 mA	0.8 mA		0.9 mA				
LED電圧降下	平均	1.35 V (I <sub>F</sub> = 5 mAのとき1.14 V)						I <sub>F</sub> = 50 mA		
	最大	1.5 V								
出力	オン抵抗	平均	0.18 Ω	0.55 Ω	0.75 Ω	9.5 Ω	5.5 Ω		AQY221R6V : I <sub>F</sub> = 5 mA, I <sub>L</sub> = 1,000 mA AQY221R4V : I <sub>F</sub> = 5 mA, I <sub>L</sub> = 500 mA AQY221R2V : I <sub>F</sub> = 5 mA, I <sub>L</sub> = 250 mA AQY221N2V : I <sub>F</sub> = 5 mA, I <sub>L</sub> = 80 mA AQY221N3V : I <sub>F</sub> = 5 mA, I <sub>L</sub> = 80 mA 通電時間= 1秒以下	
		最大	0.35 Ω	1 Ω	1.25 Ω	12.5 Ω	7.5 Ω			
	出力端子間容量	平均	37.5 pF	24 pF	12.5 pF	1.0 pF				
		最大	100 pF	30 pF	18 pF	1.5 pF				
開路時漏れ電流	平均	—	0.02 nA			0.01 nA			I <sub>F</sub> = 0 mA V <sub>B</sub> = 0 V f = 1 MHz	
	最大	10 nA								
伝達特性	動作時間 <sup>※</sup>	平均	0.2 ms	0.25 ms	0.10 ms	0.02 ms			AQY221R6V : I <sub>F</sub> = 5 mA, V <sub>L</sub> = 10 V, R <sub>L</sub> = 100 Ω AQY221R4V : I <sub>F</sub> = 5 mA, V <sub>L</sub> = 10 V, R <sub>L</sub> = 20 Ω AQY221R2V : I <sub>F</sub> = 5 mA, V <sub>L</sub> = 10 V, R <sub>L</sub> = 40 Ω AQY221N2V : I <sub>F</sub> = 5 mA, V <sub>L</sub> = 10 V, R <sub>L</sub> = 125 Ω AQY221N3V : I <sub>F</sub> = 5 mA, V <sub>L</sub> = 10 V, R <sub>L</sub> = 125 Ω	
		最大	0.5 ms	0.75 ms	0.5 ms		0.2 ms			
	復帰時間 <sup>※</sup>	平均	0.07 ms	0.08 ms			0.02 ms			
		最大	0.2 ms	0.2 ms						
	入出力間容量	平均	0.8 pF							f = 1 MHz V <sub>B</sub> = 0 V
		最大	1.5 pF							
入出力間絶縁抵抗	最小	R <sub>iso</sub>	1,000 MΩ					500 V DC		

注) 1. 出力端子間容量とオン抵抗の組み合わせの変更は可能です。当社営業担当までお問い合わせください。

※ 動作・復帰時間



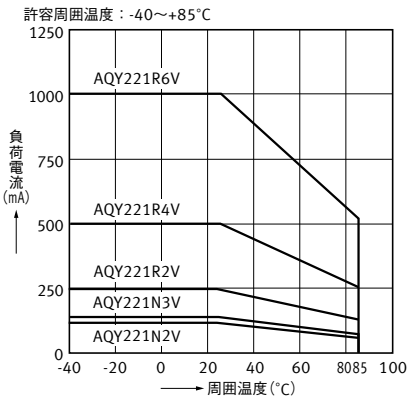
■ 推奨動作条件 (測定条件 周囲温度：25℃)

期待される性能を得るために次の条件での使用をおすすめいたします。

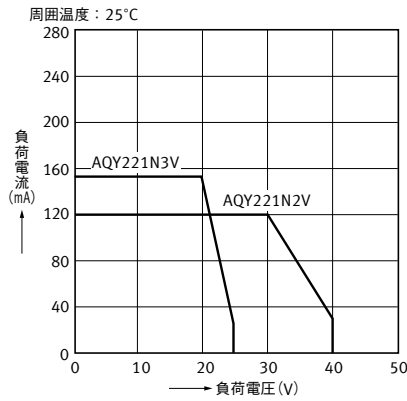
項目	記号	最小	最大	単位	
LED電流					
	$I_F$	5	30	mA	
AQY221R6V	負荷電圧(ピークAC)	$V_L$	—	15	V
	連続負荷電流	$I_L$	—	1	A
AQY221R4V	負荷電圧(ピークAC)	$V_L$	—	15	V
	連続負荷電流	$I_L$	—	0.5	A
AQY221R2V	負荷電圧(ピークAC)	$V_L$	—	15	V
	連続負荷電流	$I_L$	—	0.25	A
AQY221N2V	負荷電圧(ピークAC)	$V_L$	—	15	V
	連続負荷電流	$I_L$	—	0.12	A
AQY221N3V	負荷電圧(ピークAC)	$V_L$	—	15	V
	連続負荷電流	$I_L$	—	0.15	A

参考データ

1. 負荷電流—周囲温度特性

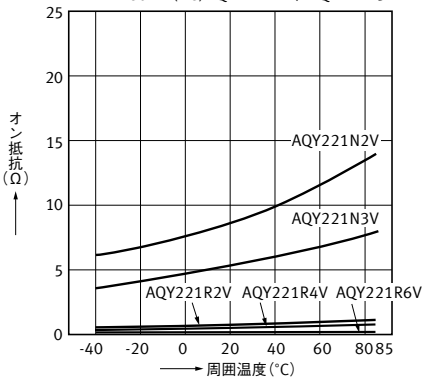


2. 負荷電流—負荷電圧特性



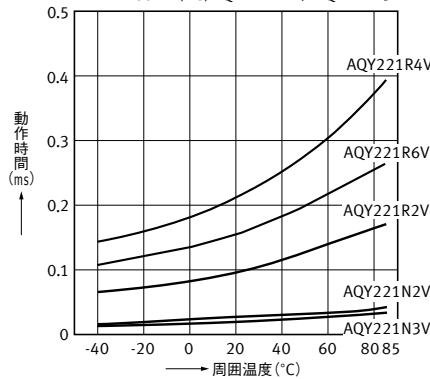
3. オン抵抗—周囲温度特性

測定箇所：3—4端子間 LED電流：5mA  
 負荷電圧：10V(DC)  
 連続負荷電流：1000mA(DC)AQY221R6V  
 500mA(DC)AQY221R4V  
 250mA(DC)AQY221R2V  
 80mA(DC)AQY221N2V、AQY221N3V



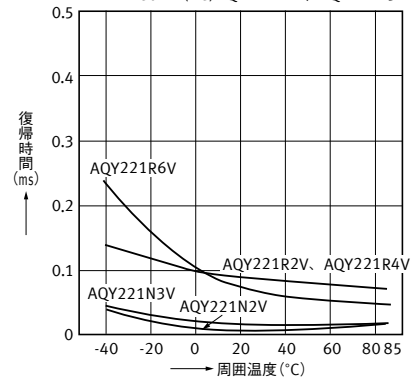
4. 動作時間—周囲温度特性

測定箇所：3—4端子間 LED電流：5mA  
 負荷電圧：10V(DC)  
 連続負荷電流：100mA(DC)AQY221R6V  
 500mA(DC)AQY221R4V  
 250mA(DC)AQY221R2V  
 80mA(DC)AQY221N2V、AQY221N3V



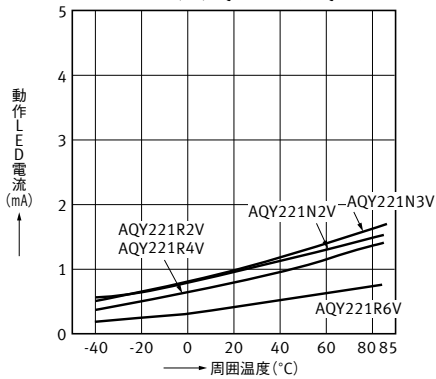
5. 復帰時間—周囲温度特性

測定箇所：3—4端子間、LED電流：5mA  
 負荷電圧：10V(DC)  
 連続負荷電流：100mA(DC)AQY221R6V  
 500mA(DC)AQY221R4V  
 250mA(DC)AQY221R2V  
 80mA(DC)AQY221N2V、AQY221N3V



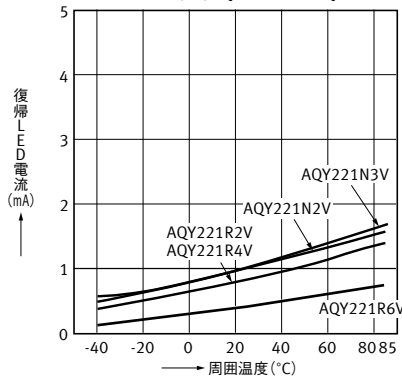
## 6.動作LED電流—周囲温度特性

測定箇所：3—4端子間  
 負荷電圧：10V(DC)  
 連続負荷電流：100mA(DC)AQY221R6V  
 500mA(DC)AQY221R4V  
 250mA(DC)AQY221R2V  
 80mA(DC)AQY221N2V、AQY221N3V

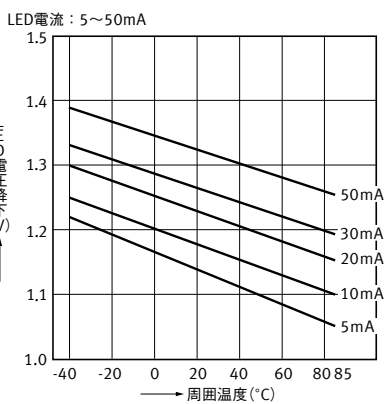


## 7.復帰LED電流—周囲温度特性

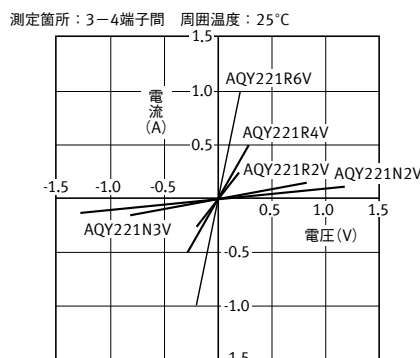
測定箇所：3—4端子間  
 負荷電圧：10V(DC)  
 連続負荷電流：100mA(DC)AQY221R6V  
 500mA(DC)AQY221R4V  
 250mA(DC)AQY221R2V  
 80mA(DC)AQY221N2V、AQY221N3V



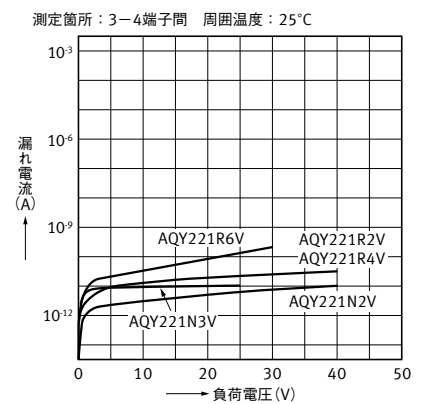
## 8.LED電圧降下—周囲温度特性



## 9.出力部電流—電圧特性

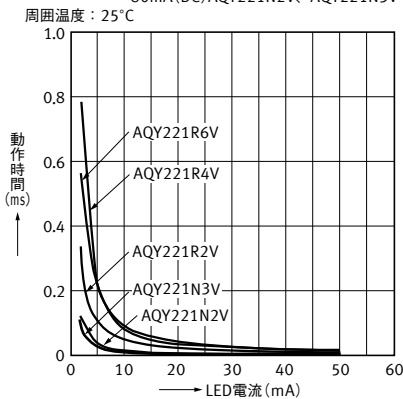


## 10.開路時漏れ電流—負荷電圧特性



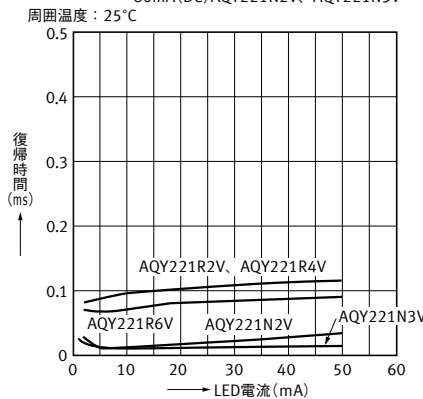
## 11.動作時間—LED電流特性

測定箇所：3—4端子間 負荷電圧：10V(DC)  
 連続負荷電流：100mA(DC)AQY221R6V  
 500mA(DC)AQY221R4V  
 250mA(DC)AQY221R2V  
 80mA(DC)AQY221N2V、AQY221N3V



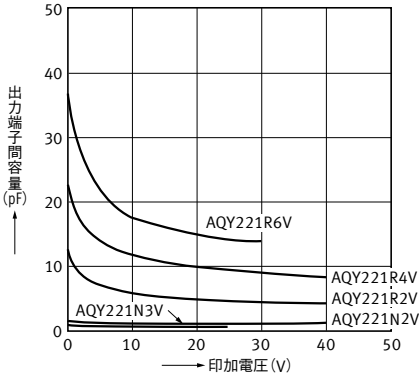
## 12.復帰時間—LED電流特性

測定箇所：3—4端子間 負荷電圧：10V(DC)  
 連続負荷電流：100mA(DC)AQY221R6V  
 500mA(DC)AQY221R4V  
 250mA(DC)AQY221R2V  
 80mA(DC)AQY221N2V、AQY221N3V



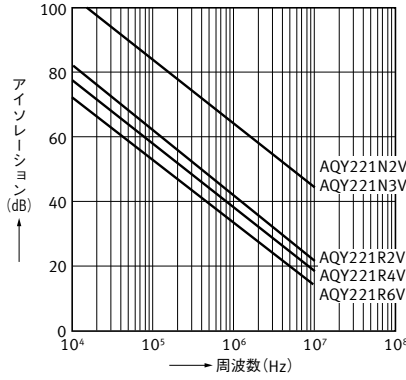
13.出力端子間容量-印加電圧特性

測定箇所：3-4端子間 測定信号：1MHz (30mVrms)  
周囲温度：25°C



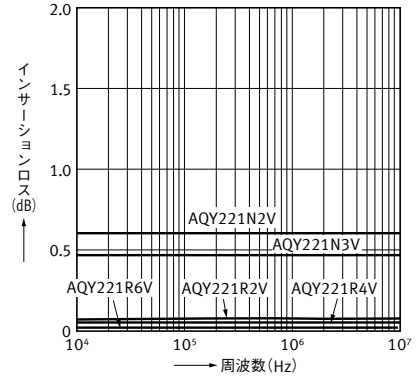
14.アイソレーション-周波数特性(50Ω系)

測定箇所：3-4端子間  
周囲温度：25°C



15.インサージョンロス(挿入損失)-周波数特性(50Ω系)

測定箇所：3-4端子間  
周囲温度：25°C



寸法図

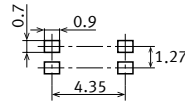
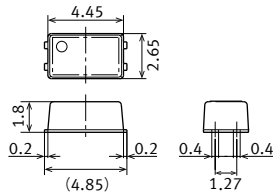
CAD マークの商品は制御機器WebサイトよりCADデータのダウンロードができます。

単位：mm

CAD

外形寸法図

実装パッド(TOP VIEW)



加工寸法公差 ±0.1

端子厚 t=0.15  
一般公差 ±0.1

内部ブロック図と端子結線図

内部ブロック図	出力構成	適用負荷	負荷接続方法	端子結線図
	1a	AC/DC	—	

機器設計の際は『最新の商品仕様書』にてご確認願います。  
 <ご注文・ご使用に際してのお願い>  
<https://industrial.panasonic.com/ac/j/salespolicies/>

# PhotoMOS リレー使用上の注意事項

## ⚠️安全に関するご注意

- 仕様範囲を超えて使用されますと、異常発熱、発煙、発火のおそれがありますので絶対におさげください。
- リレー通電中に、充電部に触れますと感電の危険がありますので絶対におさげください。  
リレー(端子台、ソケットなどの接続部品を含む)の取り付け、保守、故障の処置を行う場合は、必ず電源を切ってください。

- 端子の接続につきましては、カタログの端子結線図をご確認のうえ、正しく接続してください。  
端子間を短絡、もしくは誤った接続をされた状態でリレーが通電されますと予期せぬ誤動作、異常発熱、発火などの原因となるおそれもありますのでご注意ください。

## PhotoMOS リレー使用上のご注意

### ■ディレーティング設計について

ディレーティングは、信頼性設計上において必要不可欠なものであり、製品寿命にかかわる重大な要素になります。

本製品の使用条件(使用温度、電流、電圧など)が、絶対最大定格以内での使用においても、高負荷(高温、高湿、高電流、高電圧など)で連続して使用される場合は、信頼性が著しく低下するおそれがありますので、絶対最大定格に対して十分なディレーティングを取り、実機にてご確認のうえご使用ください。

また、用途の如何にかかわらず、人命ならびに財産に多大の影響が予測され、高い安全性が求められる機器に使用されるときは、保護回路や冗長回路などの二重回路を設けて機器の安全性を図ると同時に、安全性テストの実施をお願いいたします。

### ■絶対最大定格を超えるストレス印加について

各端子の電圧・電流値が絶対最大定格を超えた場合、過電圧・過電流により内部素子の劣化が起こります。著しい場合には配線の溶断やシリコンP/N接合部の破壊に至ることもあります。

したがって、ご採用にあたっては最大定格値は瞬時といえども超えることのないように設計してください。

### ■入力電圧について(電圧駆動タイプ)

入力電圧の上昇率および下降率 $dv/dt$ は、100mV/ms以上でのご使用ください。

### ■発振回路、制御回路について(CCタイプ)

本製品の発振回路および制御回路は、外部からの誘導のノイズ、サージ、静電気などで破壊するおそれがあります。ノイズ耐量や発振回路動作時の周辺回路への影響などにおきましては、実機にて十分ご確認のうえ、システム上の対策を実施してご使用ください。

### ■静電気放電による劣化、破壊について

一般に静電破壊とよばれる現象で各種の要因にて発生する静電気がリレーの各端子に接触時放電し、素子内部を破壊させる現象です。ご採用にあたりまして以下の注意事項にご留意いただき、静電気対策を実施してください。

- 1) リレーを取り扱う作業者は、制電性衣服を着用の上500k $\Omega$ ~1M $\Omega$ 程度の保護抵抗を介し、人体アースを取ってください。
- 2) 作業台上に導電性のある金属板を貼り、測定器、治具などはアースを取ってください。
- 3) はんだごての使用に際しては、リーク電流の少ないものを使用するか、はんだごての先端をアースしてください。(低電圧用のはんだごてのご使用をおすすめします。)
- 4) 組み立てに使用する設備類もアースを取ってください。
- 5) プリント実装基板や機器の梱包には、発泡スチロール、ビニールなど帯電性のある高分子材料はおさげください。
- 6) リレーの保存および運搬は、静電気の発生しにくい環境(例えば湿度45~60%)にし、導電性包装材にて保護してください。

### ■未使用端子について

3番端子はリレー内部回路に使用しておりますので、A, B, C接続とも外部回路を接続しないでください。(6pin)

### ■端子間の短絡について

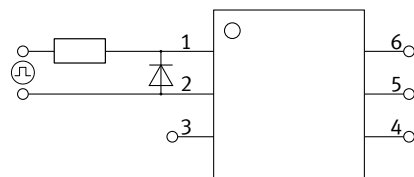
リレー通電中に入出力端子間を短絡すると内部ICが破壊することがありますのでご注意ください。

### ■入力側サージ電圧について

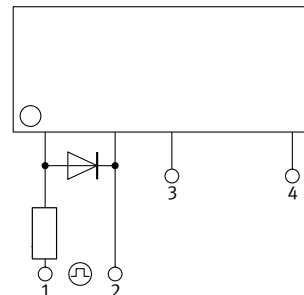
入力端子に逆方向サージ電圧が加わる場合は、入力端子と逆並列にダイオードを接続し、入力端子に逆耐圧以上の逆電圧を印加しないでください。

その代表的な回路例を下記に示します。

1) 6pin



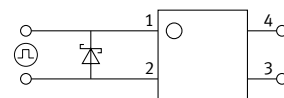
2) パワータイプ



### ■入力側逆電圧について(CCタイプ)

入力端子に逆方向電圧が加わる場合は、入力端子と逆並列にショットキーバリアダイオードなどを接続し、入力端子に逆耐圧以上の逆電圧を印加しないでください。

その代表的な回路例を下記に示します。



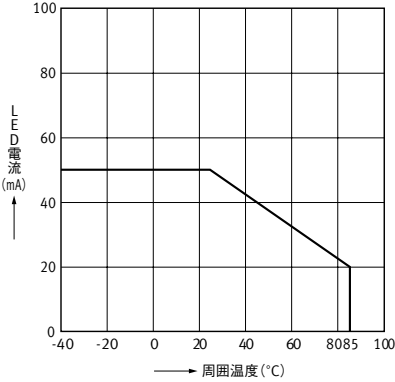
# PhotoMOSリレー使用上の注意事項

## ■推奨入力電流・電圧値について

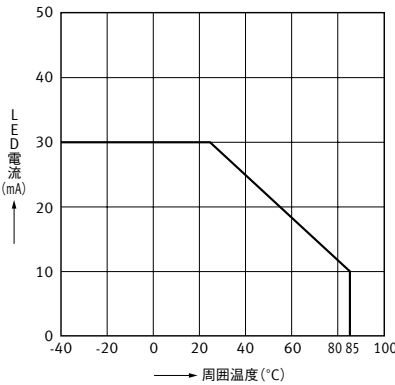
各商品の推奨動作条件をご参照願います。  
また、これらの条件はご使用環境の影響を受けますので、その他項目も合わせてご確認願います。

## ■LED電流－周囲温度特性

LED電流は下記の範囲内にてご使用ください。



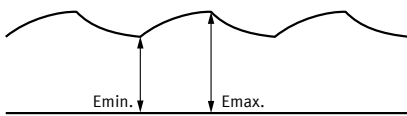
AQP209G, APV1111GV, APV3111GVの場合



## ■入力電源のリップルについて

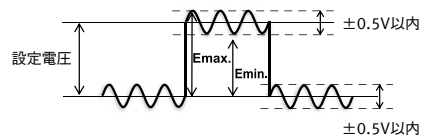
入力側の電源にリップルがある場合は、次のことに注意して使用してください。

- 1) E<sub>min.</sub> にてLED電流は「■推奨入力電流値について」の値を確保してください。
- 2) E<sub>max.</sub> にてLED電流50mA以下にしてください。
- 3) E<sub>min.</sub> にて入力電圧4V以上を確保してください。(GU, RFパワー電圧駆動)
- 4) E<sub>max.</sub> にて入力電圧6V以下にしてください。(GU, RF電圧駆動)
- 5) E<sub>max.</sub> にて入力電圧30V以下にしてください。(パワー電圧駆動)



- 6) E<sub>min.</sub> にて入力電圧3V以上を確保してください。(CCタイプ)
- 7) E<sub>max.</sub> にて入力電圧5.5V以下にしてください。(CCタイプ)

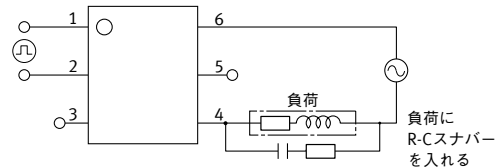
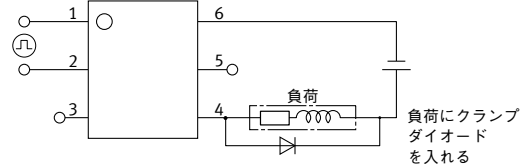
- 8) リップルの振幅電圧は±0.5V以内になしてください。(CCタイプ)



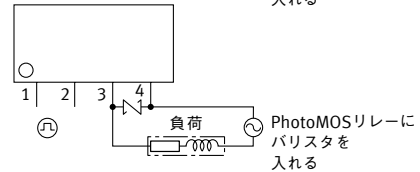
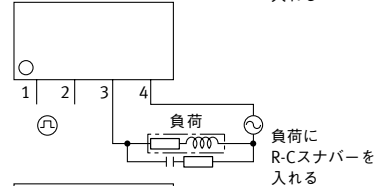
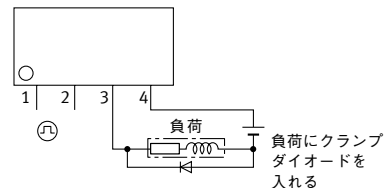
## ■出力側スパイク電圧について

- 1) 絶対最大定格を超えるスパイク電圧が発生する誘導性負荷の場合は、負荷に発生するスパイク電圧を制限してください。その代表的な回路例を下記に示します。(下記はAC/DC兼用の場合。DC専用も同様です。)

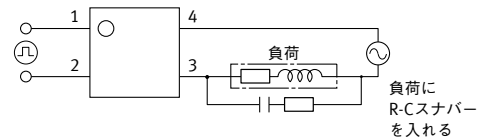
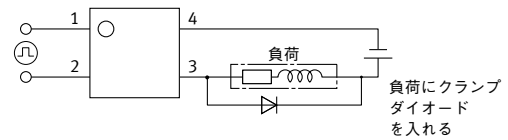
(1) 6pin



(2) パワータイプ



(3) CCタイプ



- 2) クランプダイオードおよびスナバー回路にて、負荷から発生するスパイク電圧を制限されても、回路配線が長いと、回路長によるインダクタンスによってスパイク電圧が発生しますので、できる限り回路配線を短くし、インダクタンスを小さくしてください。

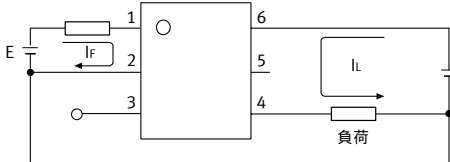
### ■出力側の波形について(CCタイプ)

本製品は容量絶縁方式の半導体リレーです。そのため、出力側の波形が時間軸に対して変動する交流波形や脈流波形の場合、本製品の動作に影響を受けたり、周辺回路に影響を与えることがあります。実機にて実使用条件で十分ご確認の上、ご使用ください。

### ■連続DCバイアスについて(AQV259, AQV258)

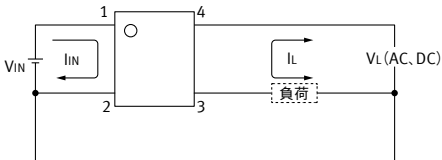
入出力間に連続DCバイアスが印加されるような場合、出力側スイッチング素子のMOSFETが耐圧劣化することがありますので、必ず実機にてご確認の上ご使用ください。

MOSFETの耐圧劣化の発生が懸念される回路例を下記に示します。



### ■入出力間の接続について(CCタイプ)

入出力間を接続してお使いになられる場合、期待される性能が得られないことがありますので、必ず実機にてご確認のうえご使用ください。リレー特性への影響が懸念される回路例を下記に示します。



### ■洗浄について

はんだフラックスなどの洗浄は、有機溶剤による浸漬洗浄をおすすめします。やむを得ず超音波洗浄を行われる場合は下記条件内とし、事前に不具合発生のないことを実使用状態において十分にご確認のうえ、ご採用いただくようお願いいたします。

- ・周波数：27～29kHz
- ・超音波出力：0.25W/cm<sup>2</sup>以下(注)
- ・洗浄時間：30秒以下
- ・その他：プリント配線基板や素子が超音波振動子と直接接触しないよう、溶液中の浮遊した状態で行ってください。

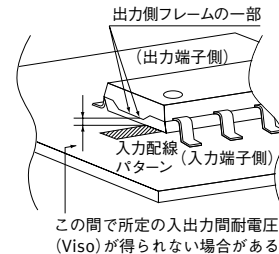
(注) 超音波洗浄槽の単位面積(底面積)に対する超音波出力をあらわします。

### ■実装時の注意事項

- 1) 同一基板上に多種多様なパッケージが混在している場合、リード部の温度上昇がパッケージサイズに大きく依存していますので、PhotoMOSリレーの端子はんだ付け部の温度が「■ はんだ付けについて」の条件以下となる温度条件を設定の上、実機にて事前確認をお願いいたします。
- 2) 上記推奨条件を超える実装条件の場合、使用樹脂の強度低下や各構成材料の熱膨張係数の不整合が大幅に増大し、パッケージのクラックやボンディングワイヤーの破断などが起こる場合がありますので、その使用可否について当社営業担当までお問い合わせください。
- 3) リレーへの熱ストレスは基板条件、工程条件によって変わりますので、必ず実使用基板にてご確認ください。
- 4) 実装条件の変化、はんだの種類によって這上がり性、ぬれ性、はんだ強度は異なります。実際の生産条件における評価を十分をお願いいたします。
- 5) コーティング塗布はリレーが常温に戻った状態で行ってください。

### ■入力側配線パターンについて

- 1) AQYシリーズ<sup>®</sup>、AQWシリーズ<sup>®</sup>では、下図に示すようにパッケージ側面に出力側フレームの一部が露出する構造となるものがあり、パッケージ下面に入力側(LED側)配線パターンを施した場合、リレー単体の仕様値の入出力間耐電圧( $V_{iso}$ )が得られない場合がありますので、基板実装後に仕様値の入出力間耐電圧を必要とされる場合は、パッケージ下面に入力側配線パターンを施ささないでください。(詳細は商品仕様書などでご確認ください。)



※高耐電圧タイプおよびSSOP、SON、TSOPパッケージは除く

- 2) 露出した端子は内部素子と電気的に接続されており、外部回路と接触した場合、入出力間の絶縁劣化や内部素子の破壊を引き起こす可能性がありますのでご注意ください。
- 3) 近接取り付けに使用する場合、隣り合うリレーの露出したフレームが接近すると、リレー間での短絡が生じる可能性がありますのでご注意ください。

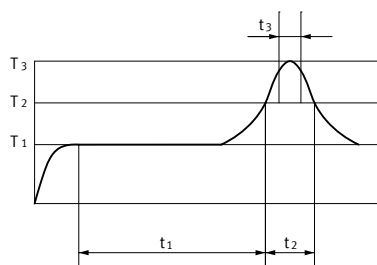


## ■はんだ付けについて

### 1) サーフェスマウント端子タイプのはんだ付け推奨条件の一例

#### (1) IRS法(リフロー)

(推奨条件 リフロー回数：2回以下、測定箇所：端子はんだ付け部)



$T_1=150\sim 180^{\circ}\text{C}$   
 $T_2=230^{\circ}\text{C}$   
 $T_3=240\sim 250^{\circ}\text{C}^*$   
 $t_1=60\sim 120$ 秒  
 $t_2=30$ 秒以内  
 $t_3=10$ 秒以内  
 ※SON、VSSOP、TSOP  
 タイプは $240^{\circ}\text{C}\sim 245^{\circ}\text{C}$

#### (2) その他表面実装はんだ付け方式

上記以外のはんだ付け方法(VPS、ホットエア加熱、ホットプレート加熱、レーザー加熱、パルスヒーター加熱など)については、リレーに与える影響が異なりますので、実機にてご確認のうえご使用ください。

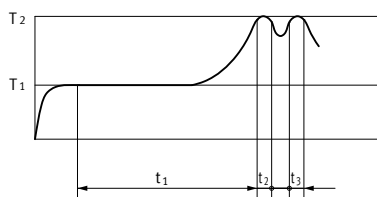
#### (3) はんだごて法

コテ先温度： $350\sim 400^{\circ}\text{C}$   
 はんだごて：30～60W  
 はんだ時間：3秒以内

### 2) 標準プリント板端子タイプのはんだ付け推奨条件の一例

#### (1) DWS方式

(推奨条件 回数：1回、測定箇所：端子はんだ付け部温度\*1)



$T_1=120^{\circ}\text{C}$   
 $T_2=260^{\circ}\text{C}$ 以内  
 $t_1=60$ 秒以内  
 $t_2+t_3=5$ 秒以内

\*1 はんだ温度  $260^{\circ}\text{C}$ 以内

#### (2) その他浸漬はんだ付け方式(推奨回数：1回)

予備加熱： $120^{\circ}\text{C}$ 以下 120秒以下 測定箇所：端子はんだ付け部  
 はんだ付け： $260^{\circ}\text{C}$ 以下 10秒以下 測定箇所：はんだ温度

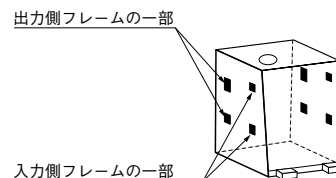
#### (3) はんだごて法

コテ先温度： $350\sim 400^{\circ}\text{C}$   
 はんだごて：30～60W  
 はんだ時間：3秒以内

## ■パッケージ側面の露出端子について(VSSOP)

VSSOPタイプは、下図に示すようにパッケージ側面に入力側および出力側フレームの一部が露出する構造となっておりますので、ご採用にあたりまして以下の注意事項にご留意いただようお願いいたします。

- 露出した端子間を短絡させると、入出力間の絶縁劣化や内部素子の破壊を引き起こす可能性がありますのでご注意ください。
- 露出した端子は内部素子と電気的に接続されておりますので、「静電気放電による劣化、破壊について」の項を参考に、十分な静電気対策を実施いただきますようお願いいたします。
- 近接取り付けに使用する場合、隣り合うリレーの露出したフレームが接近すると、リレー間での短絡が生じる可能性がありますのでご注意ください。



## ■近接取り付けについて

本品同士を近接取り付けする場合は、本品周辺に発熱部品を配置される場合、通電時の内部素子の発熱による周囲温度の上昇や、熱の相互干渉により異常発熱することがあります。リレーの配置や使用条件によって温度上昇の度合いが異なりますので、実使用状態における最悪条件にてご確認のうえ、負荷電流を低減してお使いください。

## ■輸送と保管について

- 輸送中に極度の振動を与えますと、リードが変形したり、本体が破損したりするおそれがありますので外装箱および内装箱は、ていねいに扱ってください。
- 保管環境が極端に悪い場合、はんだ付け性の低下、外観不良、特性劣化の原因となります。保管場所については、以下の条件を推奨いたします。
  - 温度： $0\sim 45^{\circ}\text{C}$
  - 湿度：70%RH以下
  - 雰囲気：亜硫酸ガスなどの有害物質がなく、ほこりが少ないこと
- TSOP, VSSOP, SON, SSOP, SOPの保管方法について  
 吸湿した状態ではんだ実装時の熱ストレスを加えると水分が酸化、膨張し、パッケージ内部の応力が増大し、パッケージ表面に膨れやクラックなどが起こる場合があります。本品は湿度に敏感であるため防湿密封包装しておりますが、保管の際には以下の点にご注意ください。
  - 防湿密封包装パック開封後は、すみやかにご使用ください。  
 ( $0\sim 45^{\circ}\text{C}$  70%RH 以下の環境下で30日以内にご使用ください)
  - 防湿密封包装の開封後、長期保管される場合は、シリカゲルを入れた防湿袋などでの防湿包装で保管してください。  
 (90日以内にご使用ください。)

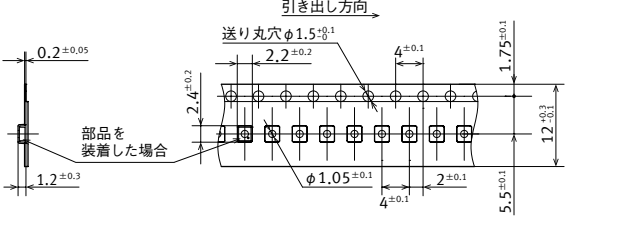
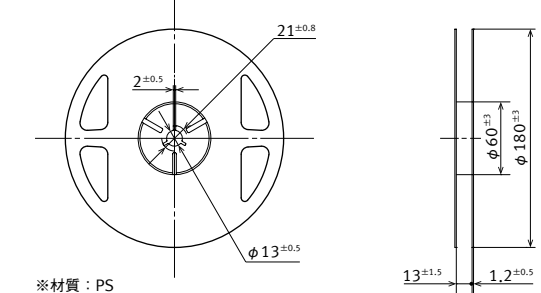
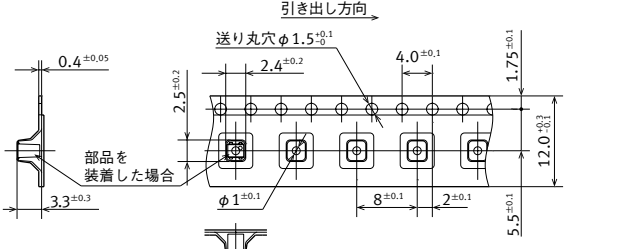
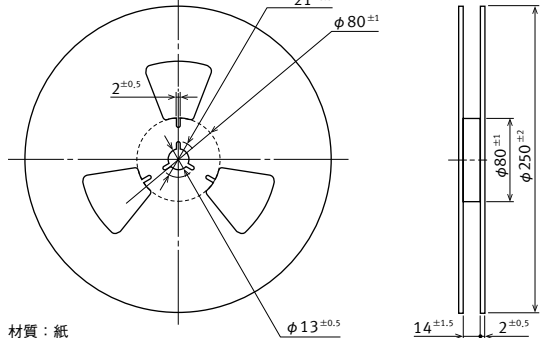
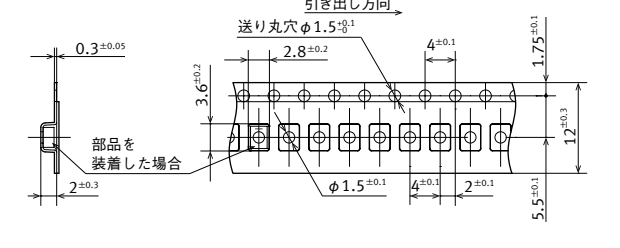
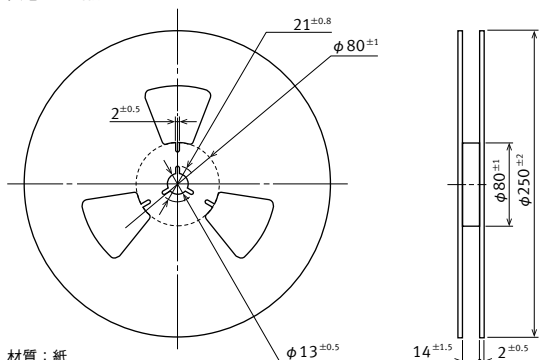
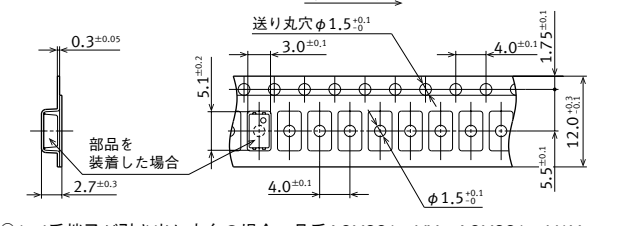
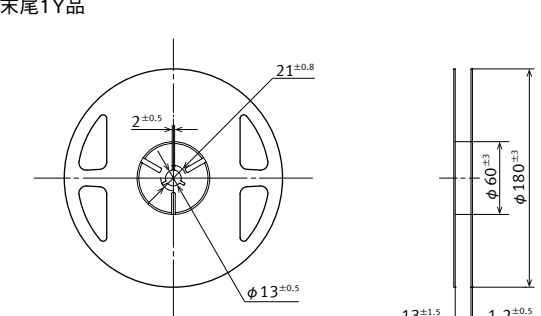
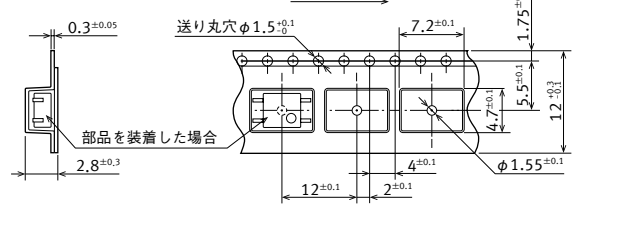
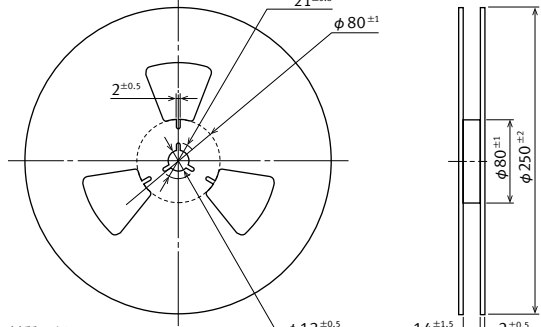
## ■結露について

周囲雰囲気が高温多湿下で温度が高温から低温に急変するとき、または低温中から高温多湿中へ急に移したとき、水蒸気が凝縮しリレーに水滴が付着する現象をいいます。結露により水分が付着した場合、絶縁劣化などの不具合の原因となります。結露による不具合は保証いたしかねます。

搭載されている機器の熱引き現象により、結露を促進させることがありますので、実使用状態における最悪条件での評価をお願いいたします。(特に製品近傍に高発熱体がある場合は注意が必要です。)

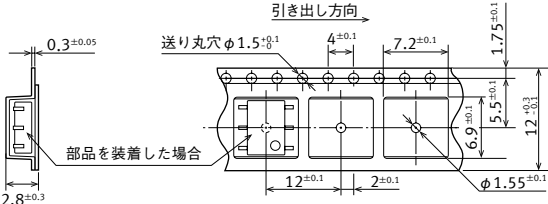
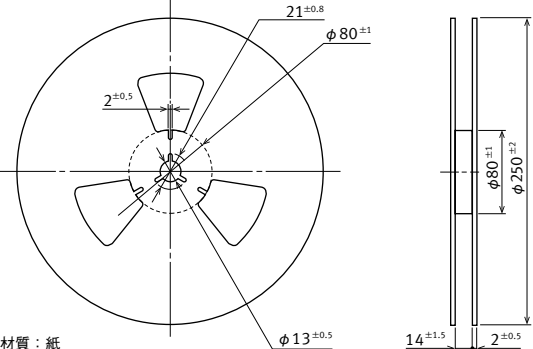
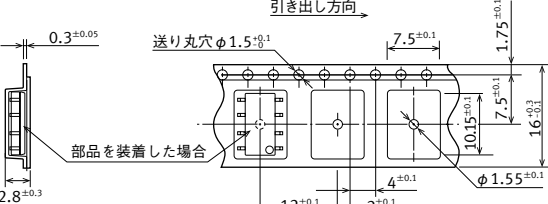
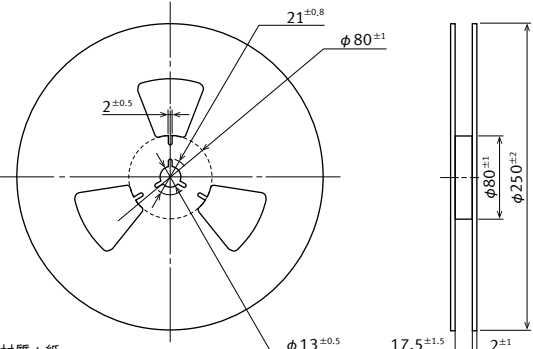
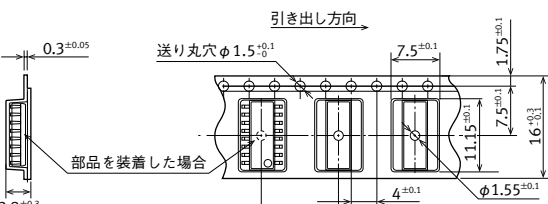
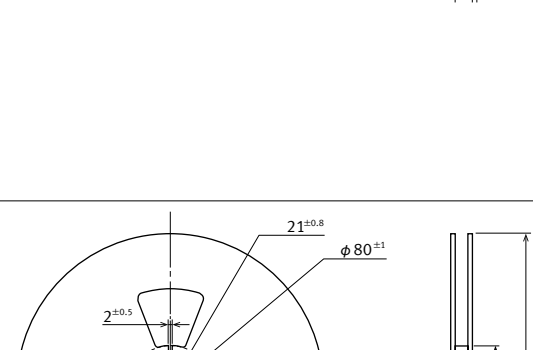
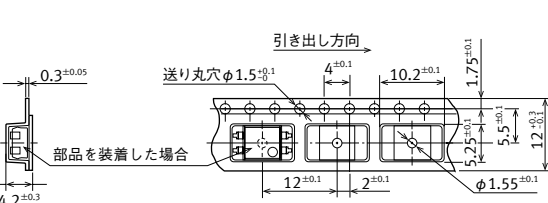
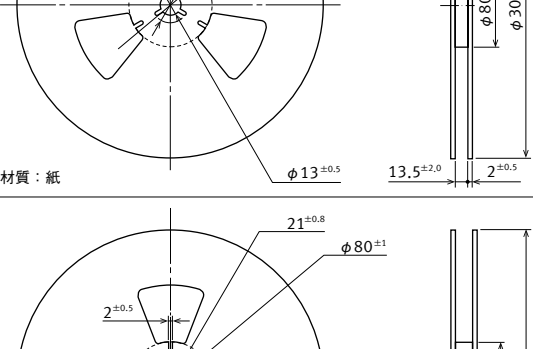
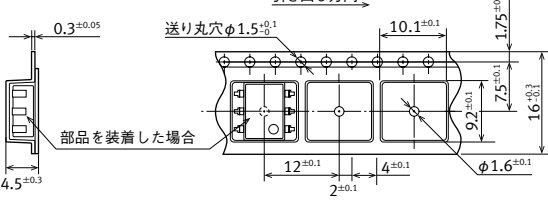
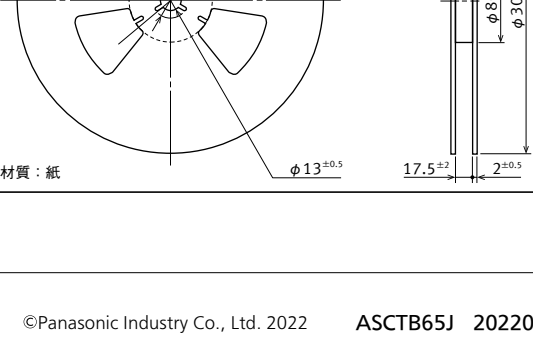
■リレーの包装形態

1) テーピング包装

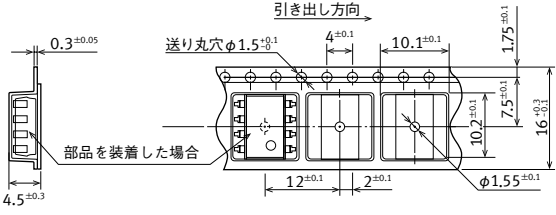
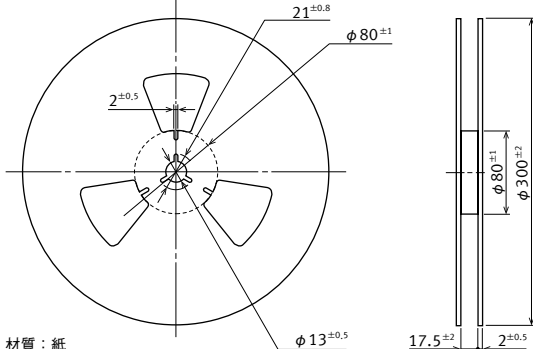
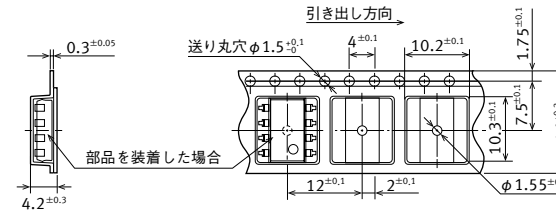
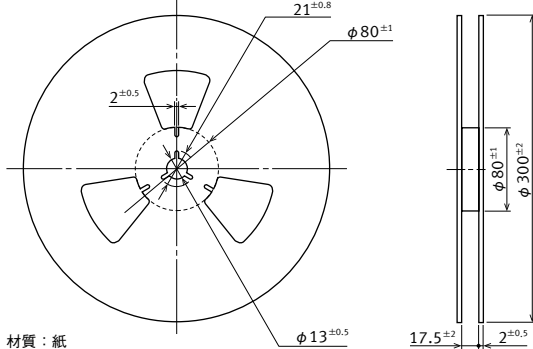
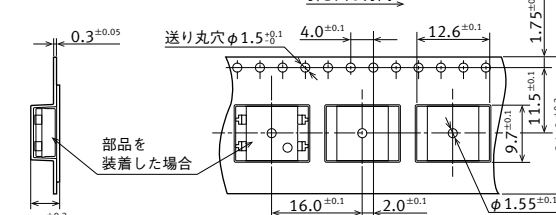
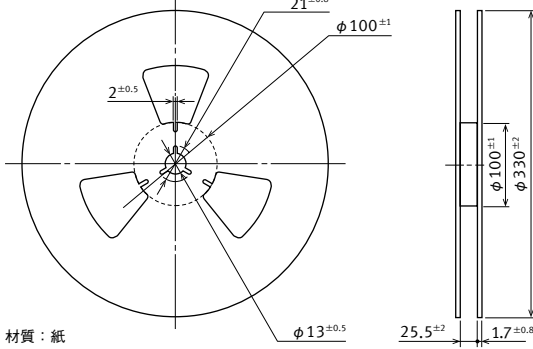
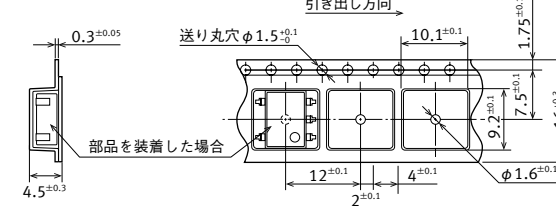
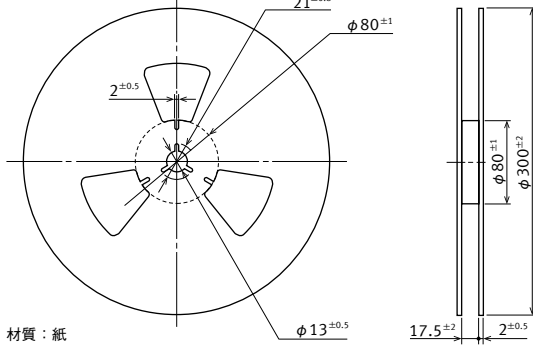
該当商品	テープ形状および寸法	テープリール形状および寸法
<p>TSON 4pin</p>	 <p>①1, 2番端子が引き出し方向の場合：品番AQY2C*R*PX、AQY2C*R*P1X(上図) ②3, 4番端子が引き出し方向の場合：品番AQY2C*R*PZ</p>	 <p>※材質：PS</p>
<p>VSSOP 4pin</p>	 <p>①1, 4番端子が引き出し方向の場合：品番AQY*TY(上図) ②2, 3番端子が引き出し方向の場合：品番AQY*TW</p>	 <p>材質：紙</p>
<p>SON 4pin</p>	 <p>①1, 4番端子が引き出し方向の場合：品番AQY*MY, AQY*M1Y(上図) ②2, 3番端子が引き出し方向の場合：品番AQY*MW</p>	<p>末尾Y/W品</p>  <p>材質：紙</p>
<p>SSOP 4pin</p>	 <p>①1, 4番端子が引き出し方向の場合：品番AQY221*VY、AQY221*V1Y、APV*111*VY、APV*111*V1Y(上図) ②2, 3番端子が引き出し方向の場合：品番AQY221*VW、APV*111*VW</p>	<p>末尾1Y品</p>  <p>※材質：PS</p>
<p>SOP 4pin</p>	 <p>①1, 2番端子が引き出し方向の場合：品番AQY*SX、APV*SX(上図) ②3, 4番端子が引き出し方向の場合：品番AQY*SZ、APV*SZ</p>	 <p>材質：紙</p>

\*は英数字をあらわします。

# PhotoMOSリレー使用上の注意事項

該当商品	テープ形状および寸法	テープリール形状および寸法
SOP 6pin	 <p>引き出し方向</p> <p>送り丸穴 <math>\phi 1.5^{+0.1}</math></p> <p>部品を装着した場合</p> <p>①1, 2, 3番端子が引き出し方向の場合：品番AQV * SX (上図) ②4, 5, 6番端子が引き出し方向の場合：品番AQV * SZ</p>	 <p>材質：紙</p>
SOP 8pin	 <p>引き出し方向</p> <p>送り丸穴 <math>\phi 1.5^{+0.1}</math></p> <p>部品を装着した場合</p> <p>①1, 2, 3, 4番端子が引き出し方向の場合：品番AQW * SX (上図) ②5, 6, 7, 8番端子が引き出し方向の場合：品番AQW * SZ</p>	 <p>材質：紙</p>
SOP 16pin	 <p>引き出し方向</p> <p>送り丸穴 <math>\phi 1.5^{+0.1}</math></p> <p>部品を装着した場合</p> <p>①1, 2, 3, 4, 5, 6, 7, 8番端子が引き出し方向の場合：品番AQS * SX (上図) ②9, 10, 11, 12, 13, 14, 15, 16番端子が引き出し方向の場合：品番AQS * SZ</p>	 <p>材質：紙</p>
DIP 4pin サーフェスマウント 端子	 <p>引き出し方向</p> <p>送り丸穴 <math>\phi 1.5^{+0.1}</math></p> <p>部品を装着した場合</p> <p>①1, 2番端子が引き出し方向の場合：品番AQY * EHAX, AQY210HLAX (上図) ②3, 4番端子が引き出し方向の場合：品番AQY * EHAZ, AQY210HLAZ</p>	 <p>材質：紙</p>
DIP 6pin サーフェスマウント 端子	 <p>引き出し方向</p> <p>送り丸穴 <math>\phi 1.5^{+0.1}</math></p> <p>部品を装着した場合</p> <p>①1, 2, 3番端子が引き出し方向の場合：品番AQV * AX (上図) ②4, 5, 6番端子が引き出し方向の場合：品番AQV * AZ</p>	 <p>材質：紙</p>

\*は英数字をあらわします。

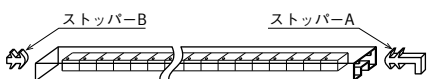
該当商品	テープ形状および寸法	テープリール形状および寸法
DIP 8pin サーフェスマウント 端子	 <p>①1, 2, 3, 4番端子が引き出し方向の場合：品番AQW*AX(上図)                      ②5, 6, 7, 8番端子が引き出し方向の場合：品番AQW*AZ</p>	 <p>材質：紙</p>
高耐電圧 DIP 8pin サーフェスマウント 端子	 <p>①1, 2, 3, 4番端子が引き出し方向の場合：品番AQW*EHAX, AQW210HLAX(上図)                      ②5, 6, 7, 8番端子が引き出し方向の場合：品番AQW*EHAZ, AQW210HLAZ</p>	 <p>材質：紙</p>
Power-DIP 4pin サーフェスマウント 端子	 <p>①1, 2番端子が引き出し方向の場合：品番AQY*AX(上図)                      ②3, 4番端子が引き出し方向の場合：品番AQY*AZ</p>	 <p>材質：紙</p>
MOSFETドライバ DIP 6pin サーフェスマウント 端子	 <p>①1, 2, 3番端子が引き出し方向の場合：品番APV1122AX(上図)                      ②4, 6番端子が引き出し方向の場合：APV1122AZ</p>	 <p>材質：紙</p>

\*は英数字をあらわします。

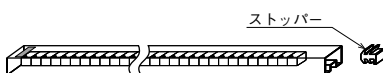
2) スティック包装

リレーは下図において、1番端子がストッパーBの方向となるようにスティック包装されております。プリント板実装時リレーの方向性にご注意ください。

〈PDタイプ〉



〈DIP〉



〈SOP〉



〈パワータイプ〉

