



# 三洋半導体データシート

半導体ニュースNo.N1727C とさしかえてください。

## 2SB1123 / 2SD1623 — PNP / NPN エピタキシャルプレーナ形シリコントランジスタ 大電流スイッチング用

用途 ・電源, リレードライバ, ランプドライバ, 電装用。

- 特長
- ・FBET, MBIT プロセス採用。
  - ・コレクタ・エミッタ飽和電圧が低い。
  - ・電流容量が大きく ASO が広い。
  - ・スイッチングタイムが速い。
  - ・超小型でハイブリット IC 用として高密度化, 小型化が容易である。

( ) 内は 2SB1123 の場合を示す。

絶対最大定格 Absolute Maximum Ratings / Ta=25			unit
コレクタ・ベース電圧	VCBO	( - )60	V
コレクタ・エミッタ電圧	VCEO	( - )50	V
エミッタ・ベース電圧	VEBO	( - )6	V
コレクタ電流	IC	( - )2	A
コレクタ電流 (パルス)	ICP	( - )4	A
コレクタ損失	PC	0.5	W
	セラミック基板(250mm <sup>2</sup> × 0.8mm)装着時	1.3	W
接合部温度	Tj	150	
保存周囲温度	Tstg	- 55 ~ + 150	

電気的特性 Electrical Characteristics / Ta=25			min	typ	max	unit
コレクタしゃ断電流	ICBO	VCB=( - )50V, IE=0			( - )100	nA
エミッタしゃ断電流	IEBO	VEB=( - )4V, IC=0			( - )100	nA
直流電流増幅率	hFE(1)	VCE=( - )2V, IC=( - )100mA	100		560	
	hFE(2)	VCE=( - )2V, IC=( - )1.5A	40			
利得帯域幅積	fT	VCE=( - )10V, IC=( - )50mA		150		MHz
出力容量	Cob	VCB=( - )10V, f=1MHz		(22)12		pF

次ページへ続く。

: 2SB1123 / 2SD1623 は 100mA hFE により次のように分類している。

ランク	R	S	T	U
hFE	100 ~ 200	140 ~ 280	200 ~ 400	280 ~ 560

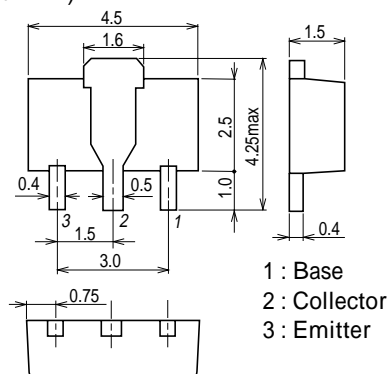
単体品名表示 2SB1123 : BF  
2SD1623 : DF

■本書記載の製品は、極めて高度の信頼性を要する用途(生命維持装置、航空機のコントロールシステム等、多大な人的・物的損害を及ぼす恐れのある用途)に対応する仕様にはなっておりません。そのような場合には、あらかじめ三洋半導体販売窓口までご相談下さい。

■本書記載の規格値(最大定格、動作条件範囲等)を瞬時たりとも越えて使用し、その結果発生した機器の欠陥について、弊社は責任を負いません。

外形図 2038A

(unit : mm)



1 : Base  
2 : Collector  
3 : Emitter

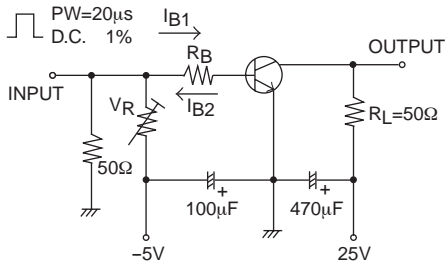
SANYO : PCP

# 2SB1123/2SD1623

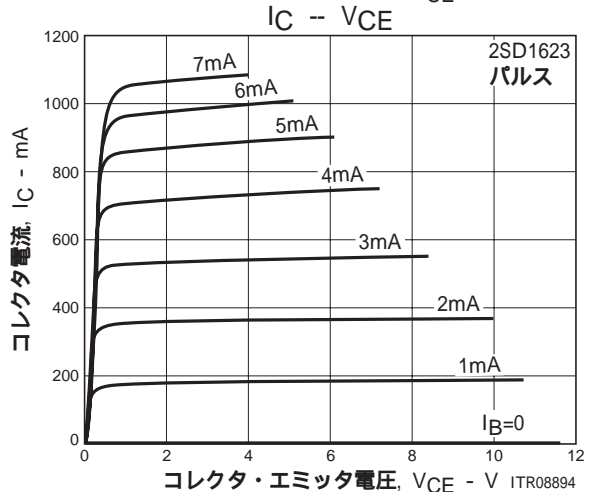
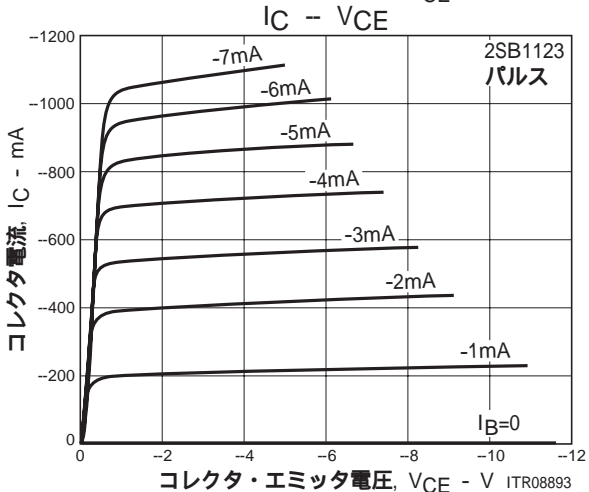
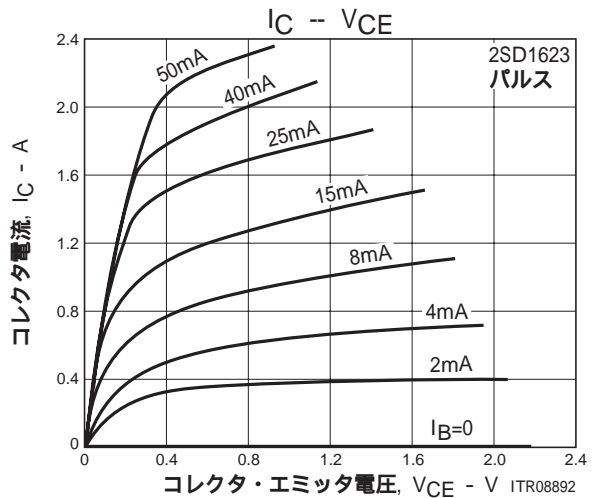
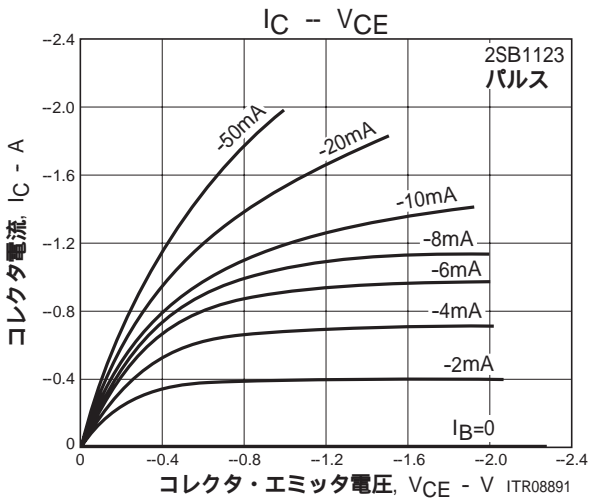
前ページより続く。

			min	typ	max	unit
コレクタ・エミッタ飽和電圧	$V_{CE(sat)}$	$I_C = (-)1A, I_B = (-)50mA$		(-0.3)0.15	(-0.7)0.4	V
ベース・エミッタ飽和電圧	$V_{BE(sat)}$	$I_C = (-)1A, I_B = (-)50mA$		(- )0.9	(- )1.2	V
コレクタ・ベース降伏電圧	$V_{(BR)CBO}$	$I_C = (-)10\mu A, I_E = 0$	(- )60			V
コレクタ・エミッタ降伏電圧	$V_{(BR)CEO}$	$I_C = (-)1mA, R_{BE} = \infty$	(- )50			V
エミッタ・ベース降伏電圧	$V_{(BR)EBO}$	$I_E = (-)10\mu A, I_C = 0$	(- )6			V
ターンオン時間	$t_{on}$	指定回路において		(60)60		ns
蓄積時間	$t_{stg}$	"		(450)550		ns
下降時間	$t_f$	"		(30)30		ns

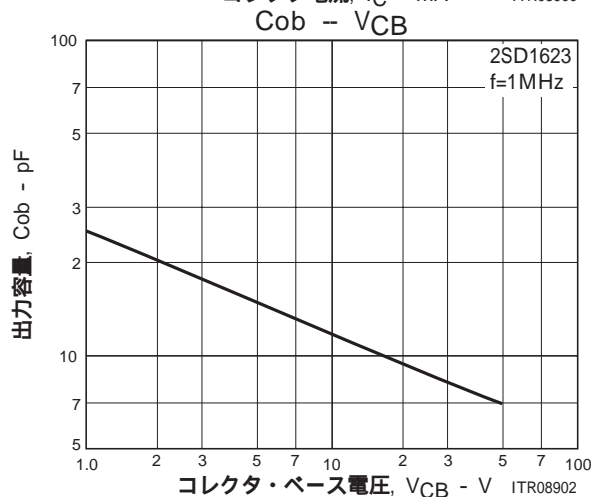
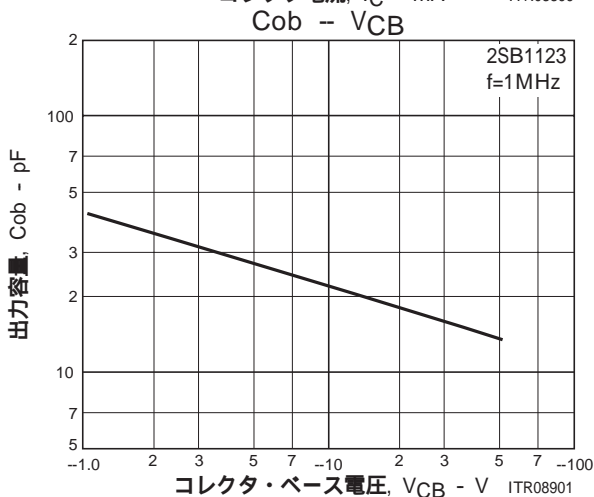
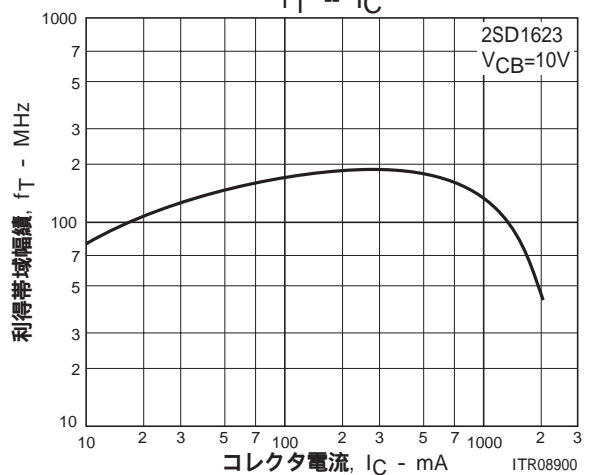
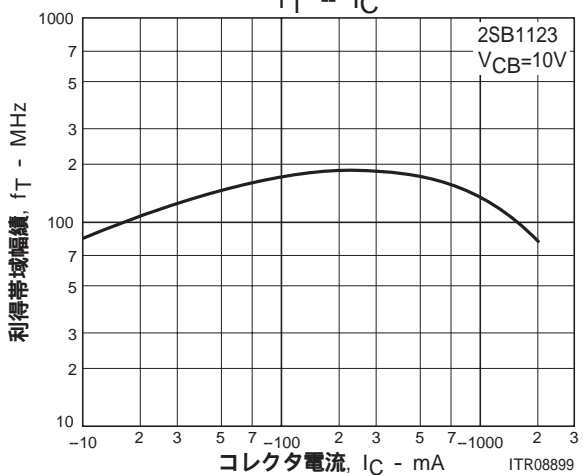
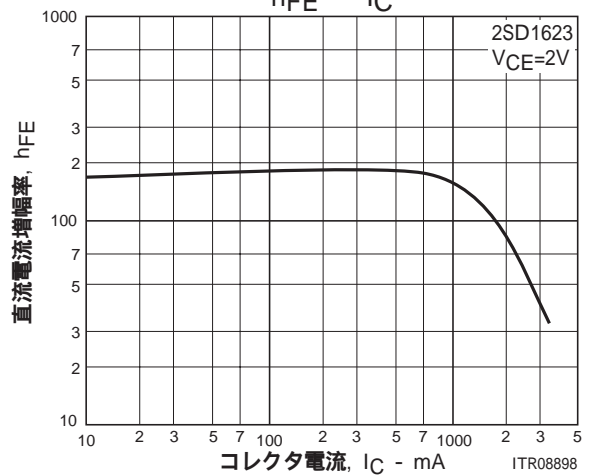
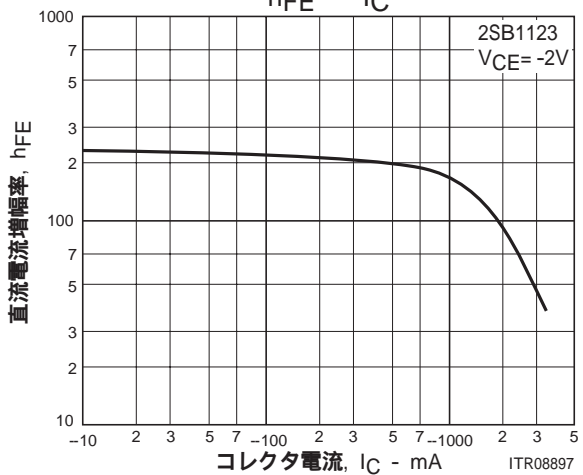
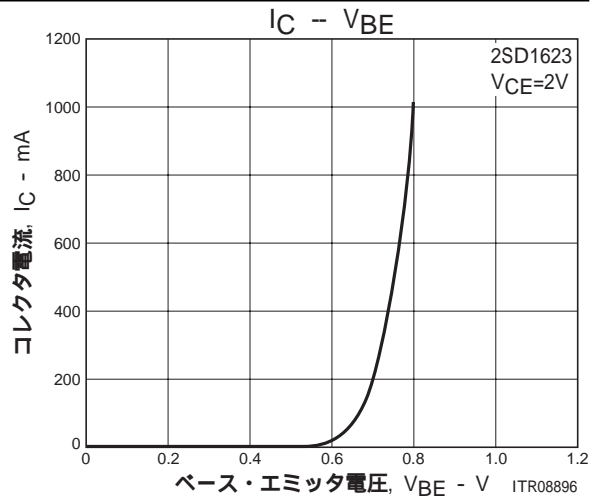
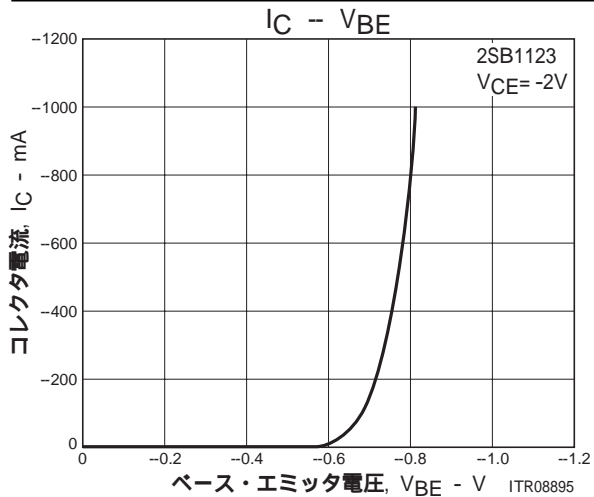
## スイッチングタイム測定回路図



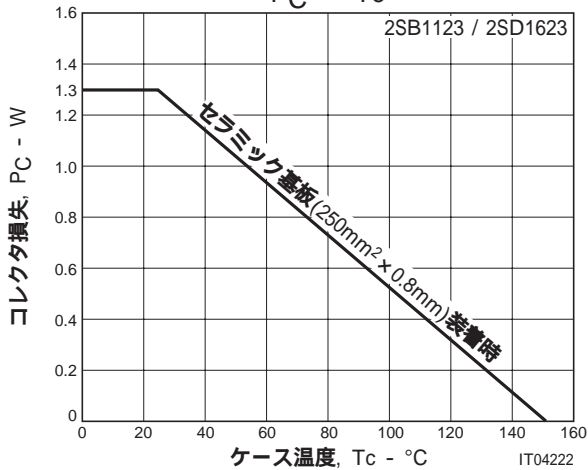
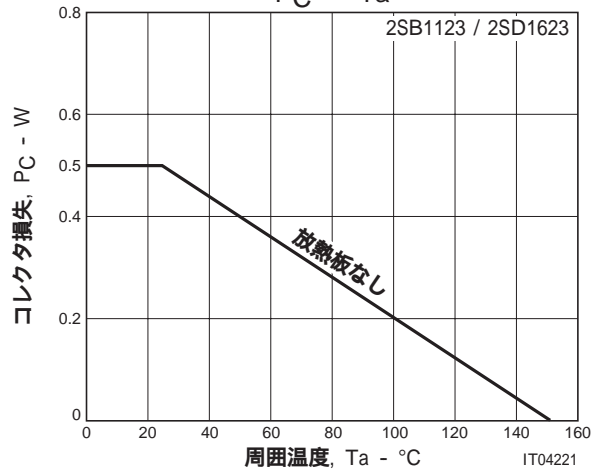
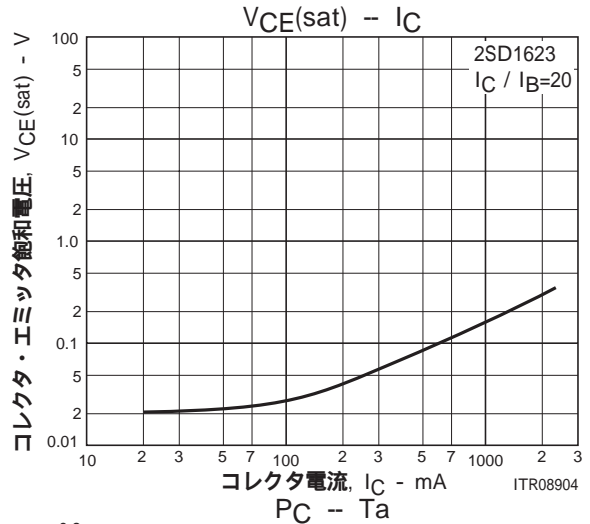
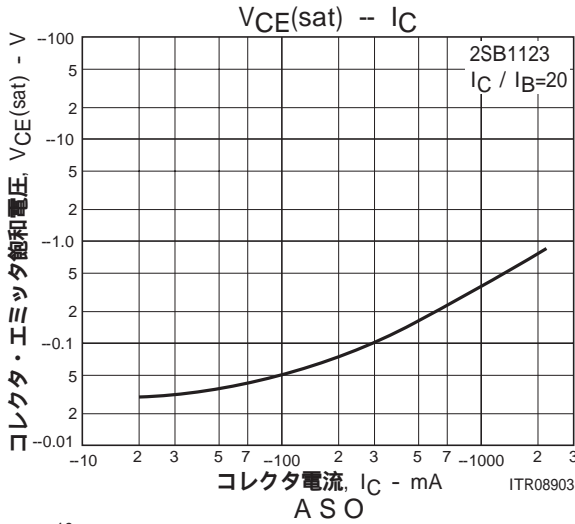
$10I_{B1} = -10I_{B2} = I_C = 500mA$   
(PNPの場合極性逆)



# 2SB1123/2SD1623



## 2SB1123/2SD1623



- 本書記載の製品は、定められた条件下において、記載部品単体の性能・特性・機能などを規定するものであり、お客様の製品（機器）での性能・特性・機能などを保証するものではありません。部品単体の評価では予測できない症状・事態を確認するためにも、お客様の製品で必要とされる評価・試験を必ず行って下さい。
- 弊社は、高品質・高信頼性の製品を供給することに努めております。しかし、半導体製品はある確率で故障が生じてまいります。この故障が原因となり、人命にかかわる事故、発煙・発火事故、他の物品に損害を与えてしまう事故などを引き起こす可能性があります。機器設計時には、このような事故を起こさないような、保護回路・誤動作防止回路等の安全設計、冗長設計・機構設計等の安全対策を行って下さい。
- 本書記載の製品が、外国為替及び外国貿易法に定める規制貨物（役務を含む）に該当する場合、輸出する際に同法に基づく輸出許可が必要です。
- 弊社の承諾なしに、本書の一部または全部を、転載または複製することを禁止します。
- 本書に記載された内容は、製品改善および技術改良等により将来予告なしに変更することがあります。したがって、ご使用の際には、「納入仕様書」でご確認下さい。
- この資料の情報（掲載回路および回路定数を含む）は一例を示すもので、量産セットとしての設計を保証するものではありません。また、この資料は正確かつ信頼すべきものであると確信しておりますが、その使用にあたって第三者の工業所有権その他の権利の実施に対する保証を行うものではありません。