



三洋半導体データシート

半導体ニュースNo.N2092Bをさしかえてください。

2SB1136 / 2SD1669 — PNP / NPN エピタキシャルプレーナ型シリコントランジスタ 大電流スイッチング用

用途

- ・リレードライブ、高速インバータ、コンバータなどの大電流スイッチング用に最適。

特長

- ・コレクタ・エミッタ飽和電圧が低い： $V_{CE(sat)} = -0.5V$ (PNP), $0.4V$ (NPN) max。
- ・ASO が広く破壊に強い。
- ・マイカレスパッケージで取付け作業性が良い。

() 内は2SB1136 の場合を示す。

絶対最大定格 Absolute Maximum Ratings / $T_a=25$

項目	記号	条件	定格値	unit
コレクタ・ベース電圧	V_{CB0}		(-)60	V
コレクタ・エミッタ電圧	V_{CE0}		(-)50	V
エミッタ・ベース電圧	V_{EB0}		(-)6	V
コレクタ電流	I_C		(-)12	A
コレクタ電流 (パルス)	I_{CP}		(-)15	A
コレクタ損失	P_C		2	W
		$T_C=25$	30	W
接合部温度	T_j		150	
保存周囲温度	T_{stg}		- 55 ~ + 150	

電気的特性 Electrical Characteristics / $T_a=25$

項目	記号	条件	定格値			unit
			min	typ	max	
コレクタしゃ断電流	I_{CB0}	$V_{CB} = (-)40V, I_E = 0A$			(-)0.1	mA
エミッタしゃ断電流	I_{EB0}	$V_{EB} = (-)4V, I_C = 0A$			(-)0.1	mA
直流電流増幅率	h_{FE1}	$V_{CE} = (-)2V, I_C = (-)1A$	70		280	
	h_{FE2}	$V_{CE} = (-)2V, I_C = (-)5A$	30			

次ページへ続く。

: 2SB1136 / 2SD1669 は 1A h_{FE} により次のように分類している。

ランク	Q	R	S
h_{FE}	70 ~ 140	100 ~ 200	140 ~ 280

- 本書記載の製品は、一般的な電子機器（家電製品、AV機器、通信機器、事務機器、産業用機器など）に使用されることを「標準用途」として意図しております。極めて高度の信頼性を要され、その製品の故障や誤動作により直接人命を脅かしたり、人体に危害を及ぼす恐れのある「特定用途」（生命維持を目的として設計された医療機器、航空宇宙機器、原子力制御機器、燃焼機器、輸送機器、交通信号機器、各種安全装置など）に本書記載の製品を使用することは意図もされていませんし、また、保証もされていません。ご使用を検討されるお客様および弊社が意図した標準用途以外にご使用をお考えのお客様は、事前に弊社営業窓口までご相談願います。ご相談なく使用することは、お客様の責任でなされることとなります。
- 本書記載の製品は、定められた条件下において、記載部品単体の性能・特性・機能などを規定するものであり、お客様の製品（機器）での性能・特性・機能などを保証するものではありません。部品単体の評価では予測できない症状・事態を確認するためにも、お客様の製品で必要とされる評価・試験を必ず行って下さい。

2SB1136 / 2SD1669

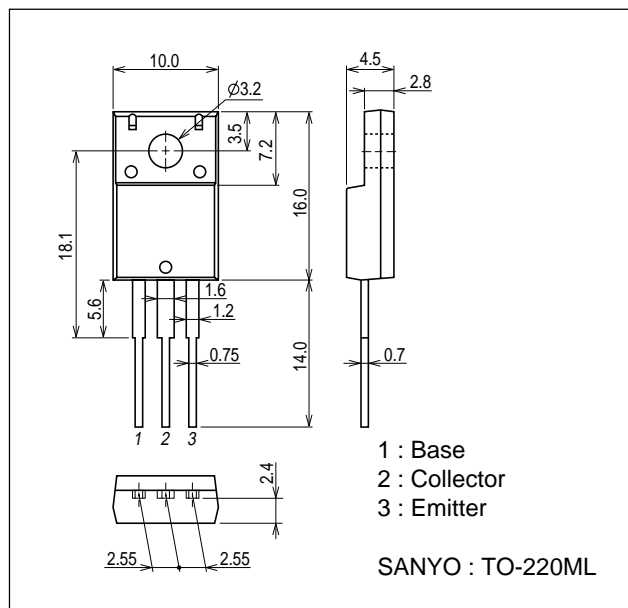
前ページより続く。

項目	記号	条件	定格値			unit
			min	typ	max	
利得帯域幅積	f_T	$V_{CE}=(-)5V, I_C=(-)1A$		10		MHz
コレクタ・エミッタ飽和電圧	$V_{CE(sat)}$	$I_C=(-)6A, I_B=(-)0.6A$			$(-)0.4$	V
コレクタ・ベース降伏電圧	$V_{(BR)CBO}$	$I_C=(-)1mA, I_E=0A$	$(-)60$			V
コレクタ・エミッタ降伏電圧	$V_{(BR)CEO}$	$I_C=(-)1mA, R_{BE}=\infty$	$(-)50$			V
エミッタ・ベース降伏電圧	$V_{(BR)EBO}$	$I_E=(-)1mA, I_C=0A$	$(-)6$			V
ターンオン時間	t_{on}	指定回路において		$(0.2)0.1$		μs
蓄積時間	t_{stg}	指定回路において		$(0.4)1.2$		μs
下降時間	t_f	指定回路において		$(0.1)0.05$		μs

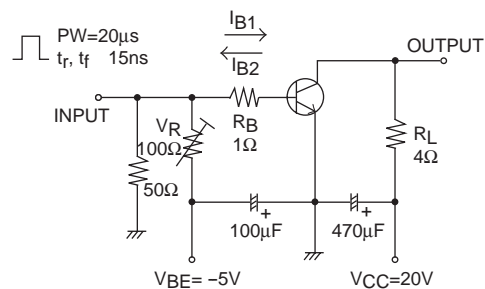
外形図

unit : mm (typ)

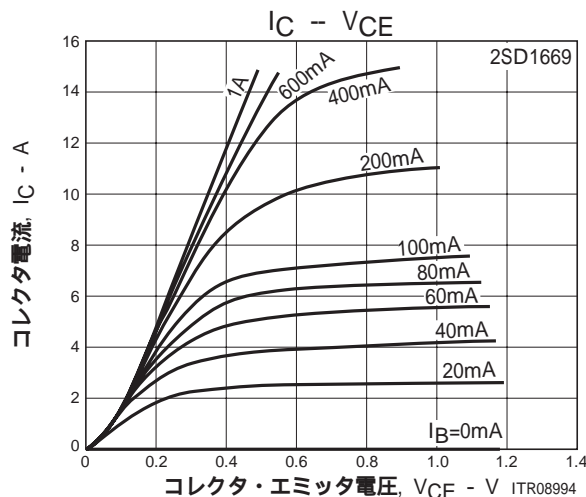
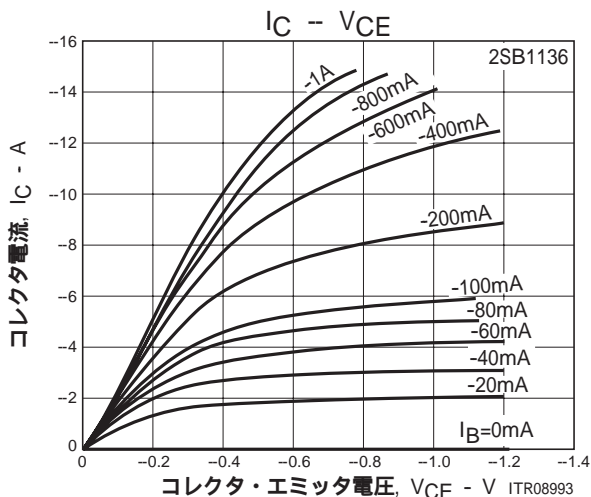
7508-002



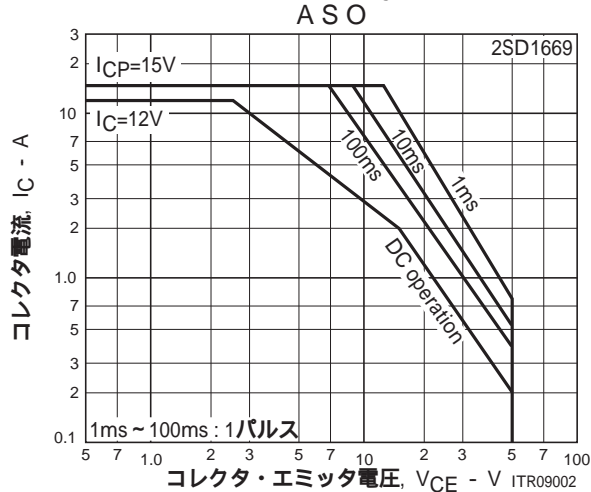
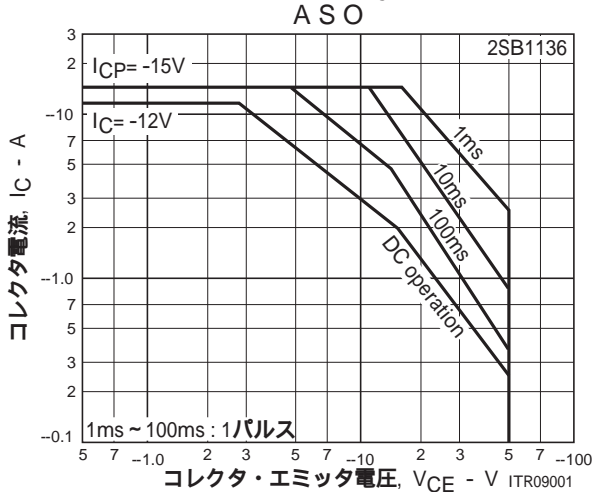
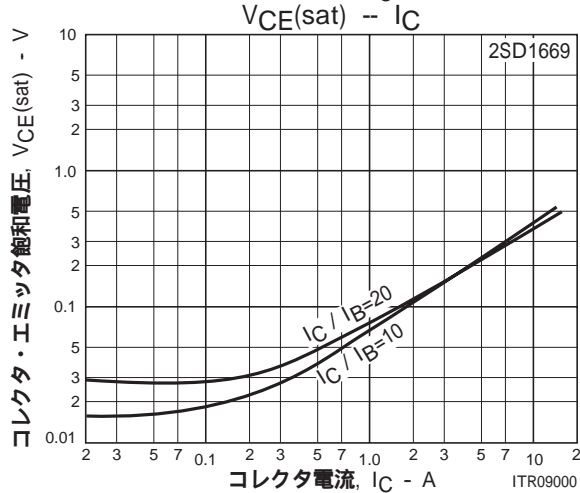
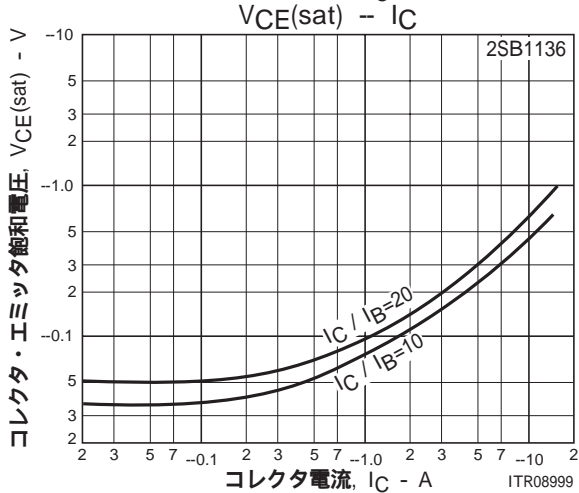
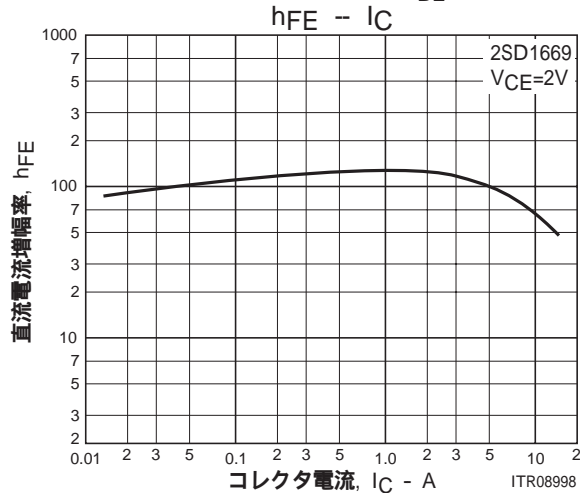
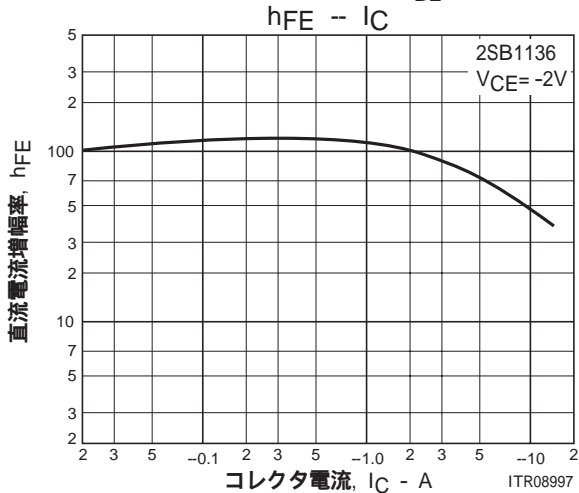
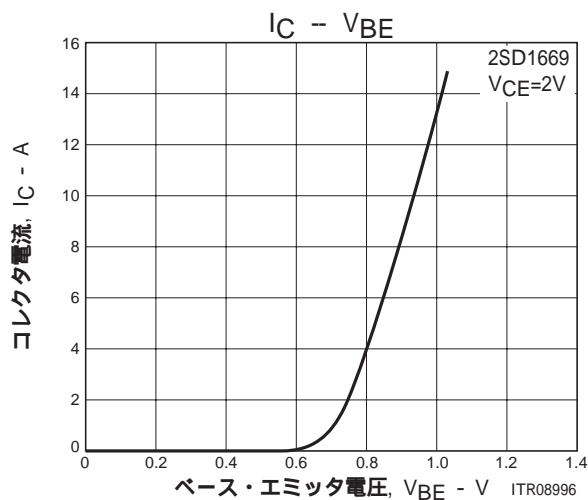
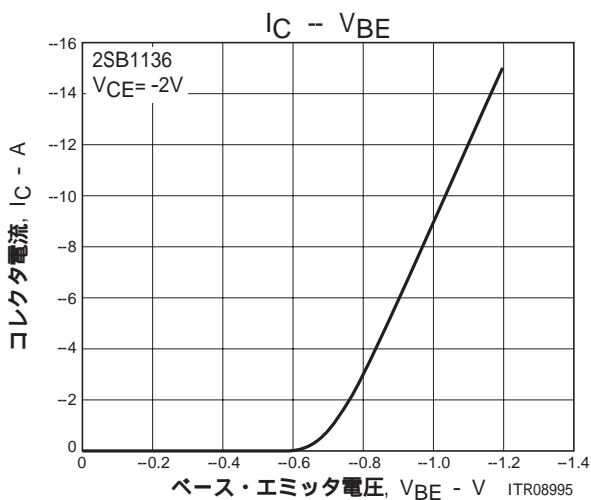
スイッチングタイム測定回路図

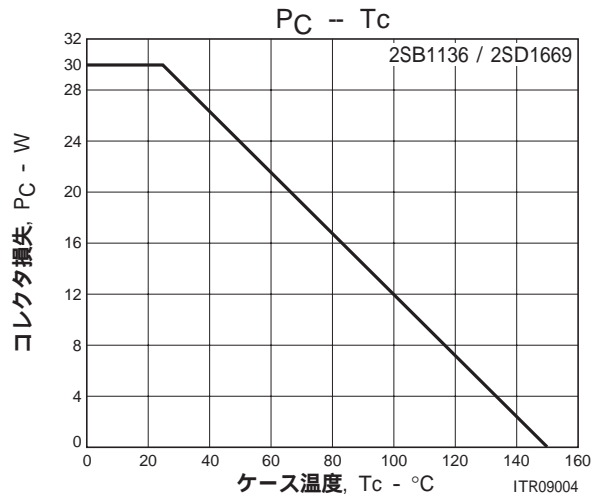
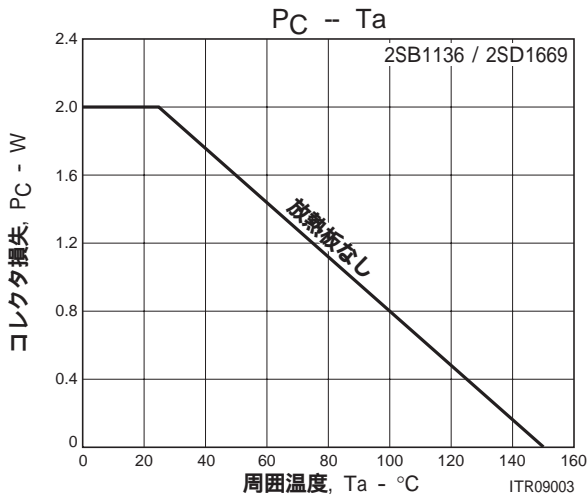


$I_C=10I_{B1}=-10I_{B2}=2A$
PNPの場合極性逆



2SB1136 / 2SD1669





- 本書記載の規格値（最大定格、動作条件範囲等）を瞬時たりとも越えて使用し、その結果発生した機器の欠陥について、弊社は責任を負いません。
- 弊社は、高品質・高信頼性の製品を供給することに努めておりますが、一般的に半導体製品はある確率で誤動作や故障が生じてしまいます。この誤動作や故障が原因となり、人命にかかわる事故、発煙・発火事故、他の物品に損害を与えてしまう事故などを引き起こす可能性があります。
機器設計時には、このような事故を起こさないような、保護回路・誤動作防止回路等の安全設計、冗長設計・機構設計等の安全対策を行って下さい。
- 本書記載の製品が、外国為替及び外国貿易法に定める規制貨物に該当する場合、輸出する際に同法に基づく輸出許可を要する場合があります。
- 弊社の文書による承諾なしに、本書の一部または全部を、転載または複製することを禁止します。
- 本書に記載された内容は、製品改善および技術改良等により将来予告なしに変更することがあります。したがって、ご使用の際には、「納入仕様書」でご確認下さい。
- 本書記載の情報（掲載回路および回路定数を含む）は一例を示すもので、量産セットとしての設計を保証するものではありません。
- 本書に記載された技術情報の使用もしくは本書に記載された製品の使用にあたって、弊社もしくは第三者の知的財産権その他の権利の実施に対する保証または実施権の許諾を行なうものではありません。上記技術情報及び製品の使用に起因する第三者所有の権利にかかわる問題が発生した場合に、弊社はその責任を負うものではありません。