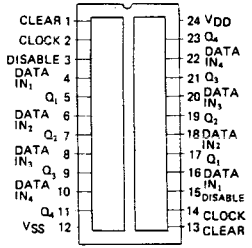
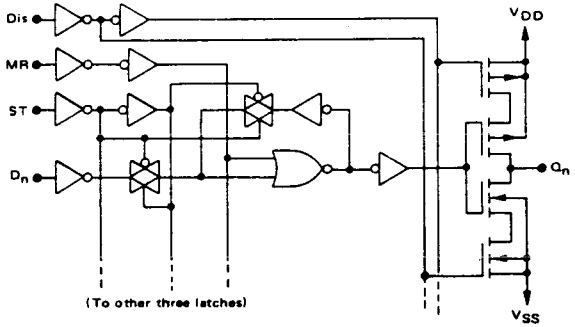
4508B Dual 4 Bit Latch

ピン接続



ロジック・ダイヤグラム



■ 機能

分類	ラッチ
タイプ	4BIT*2
クロック	L
クリア	H
プリセット	なし
3ステート	H

特　徴

- 4ビット・ラッチ回路，1パッケージに2組内蔵する
- 出力ディセーブル機能，ストローブ機能，クリア機能をもつ．ストローブが"H"のときは入力がスルーとなり，立ち下がりエッジでデータをホールドする

真理値表

MR	ST	Disable	D3	D2	D1	D0	Q3	Q2	Q1	Q0
0	1	0	0	0	0	0	0	0	0	0
0	1	0	0	0	0	1	0	0	0	1
0	1	0	0	0	1	0	0	0	1	0
0	1	0	0	1	0	0	0	1	0	0
0	1	0	1	0	0	0	1	0	0	0
0	0	0	X	X	X	X	Latched			
1	X	0	X	X	X	X	0	0	0	0
X	X	1	X	X	X	X	High Impedance			

X = Don't Care

■ スイッチング特性

	VDD	typ	max	単位
tr	5V	100	200	ns
	10V	50	100	ns
	15V	40	80	ns
tf	5V	100	200	ns
	10V	50	100	ns
	15V	40	80	ns
tPLH (D -> Q)	5V	220	440	ns
	10V	90	180	ns
	15V	60	120	ns
tPHL (D -> Q)	5V	220	440	ns
	10V	90	180	ns
	15V	60	120	ns
tPLH ( )	5V			ns
	10V			ns
	15V			ns
tPHL ( )	5V			ns
	10V			ns
	15V			ns
fCP	VDD	min	typ	単位
	5V			MHz
	10V			MHz
	15V			MHz

■ メーカ別相当品

メーカ	型　名	パッケージ DIP	パッケージ SOP
沖	MSM4508BRS	●	
三洋			
JRC			
東芝	TC4508BP	●	
日電	UPD4508BC	●	
日立	HD14508B	●	
富士通			
松下			
三菱	M4508BP	●	
ローム			
MOT	MC14508B	●	
NS			
RCA	CD4508B	●	
SGS	HCC4508B	●	
SIG	HEF4508BP	●	●
SSS	SCL4508B	●	