

Pチャンネル・パワーMOSFET
スイッチング用

特 徴

ロジック・レベル ($V_{GS} = -4V$) でのゲート駆動が可能です。
低 $R_{DS(on)}$ (0.25Ω) のため、小形外形ながら大電流が制御可能です。
2SJ132-ZはハイブリッドIC実装に最適ナリード加工品です。

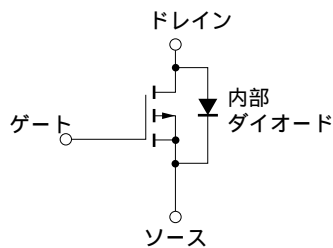
絶対最大定格 ($T_A = 25^\circ C$)

項目	略号	条件	定格	単位
ドレイン - ソース間電圧	V_{DSS}	$V_{GS} = 0V$	-30	V
ゲート - ソース間電圧	V_{GSS}	$V_{DS} = 0V$	∓ 20	V
ドレイン電流 (直流)	$I_{C(DC)}$	$T_C = 25^\circ C$	∓ 2.0	A
ドレイン電流 (パルス)	$I_{C(pulse)}$	PW 300 μs Duty Cycle 10%	∓ 8.0	A
全損失	P_T	$T_C = 25^\circ C$	20	W
全損失	P_T	$T_A = 25^\circ C$	1.0 ^{注1} , 2.0 ^{注2}	W
チャンネル温度	T_{ch}		150	$^\circ C$
保存温度	T_{stg}		-55 ~ +150	$^\circ C$

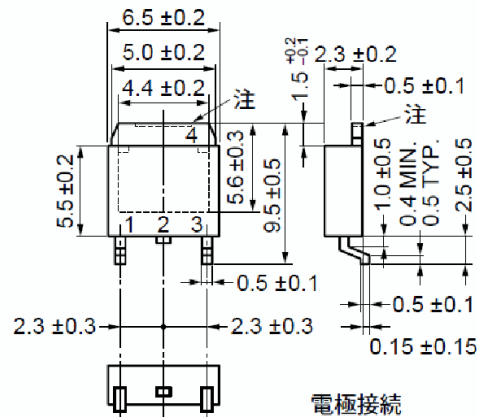
注 1. プリント基板実装時

2. $7.5\text{ cm}^2 \times 0.7\text{ mm}$ のセラミック基板実装時

内部等価回路



外形図 (単位: mm)



電極接続

1. ベース
2. コレクタ
3. エミッタ
4. コレクタ (フィン)

TO-252 (MP-3Z)

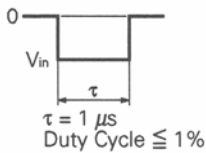
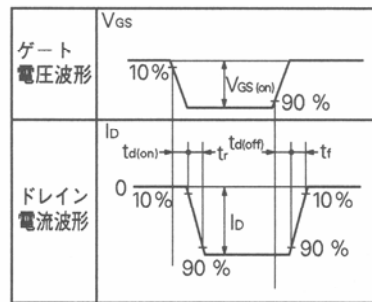
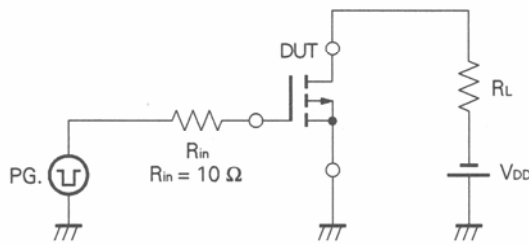
注 放熱板の切りしろは、0~0.2 mm。

本資料の内容は、予告なく変更することがありますので、最新のものであることをご確認の上ご使用ください。

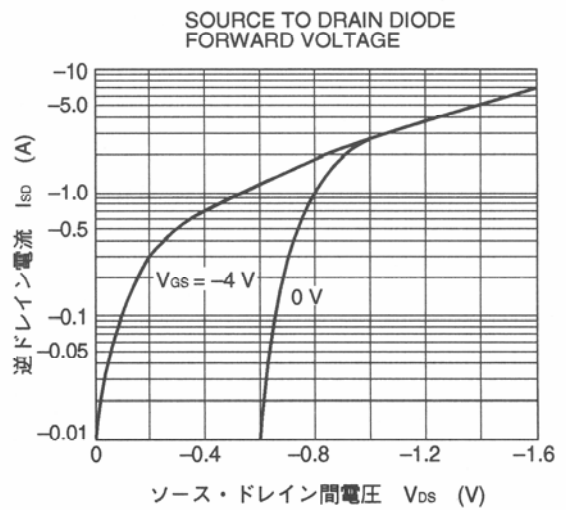
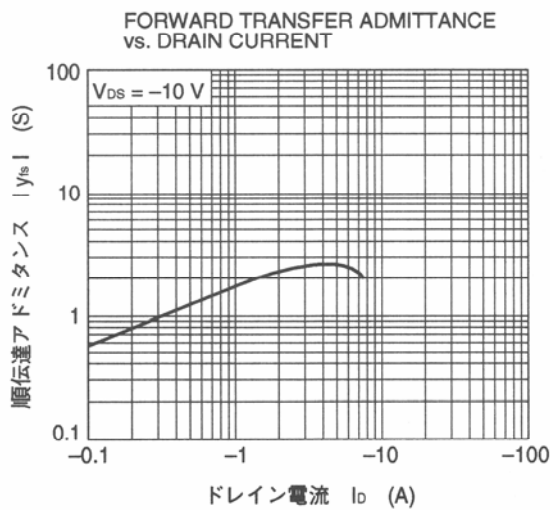
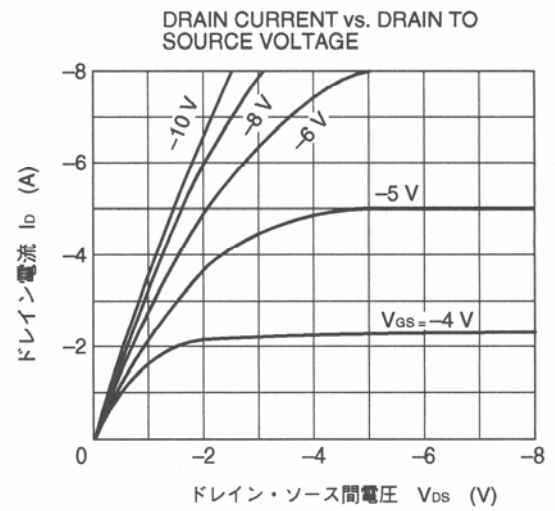
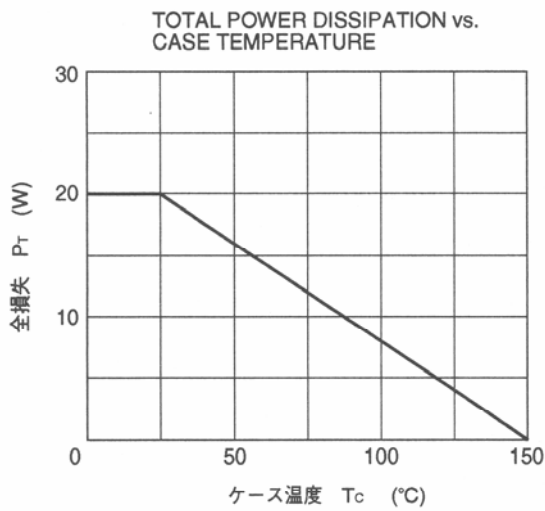
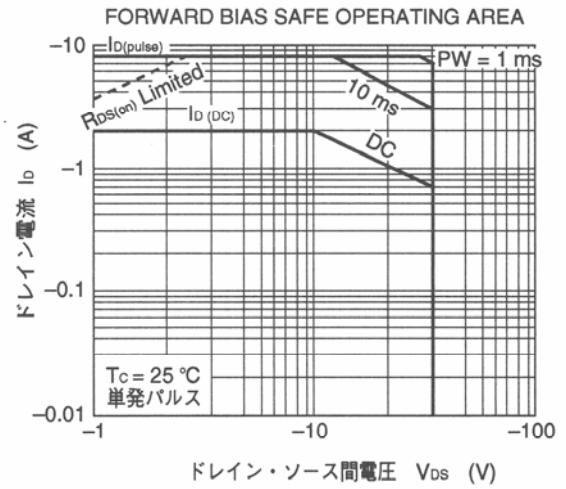
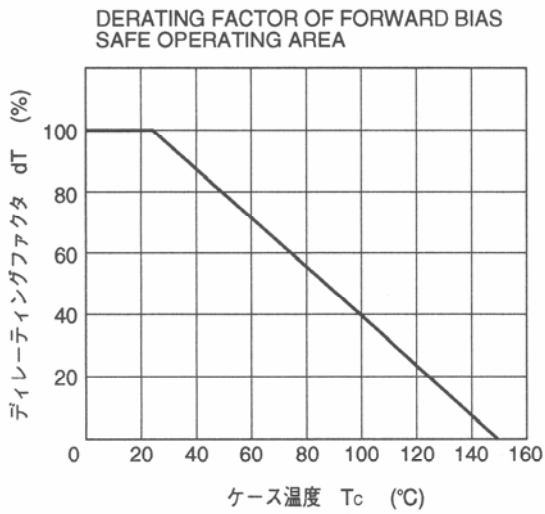
電気的特性 (T_a = 25 °C)

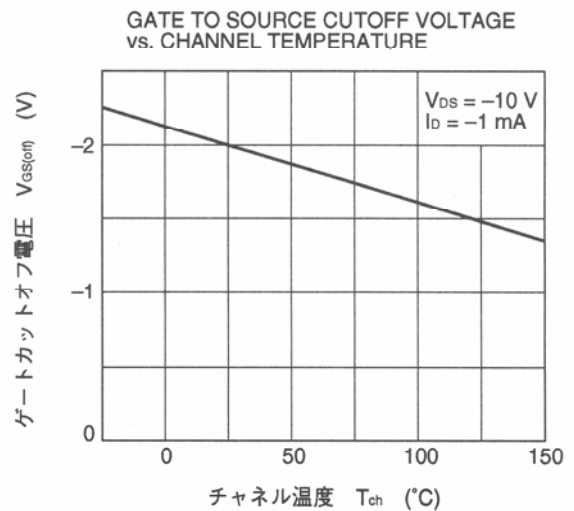
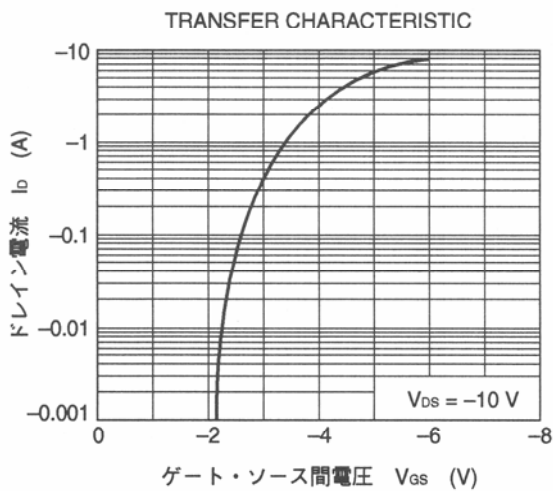
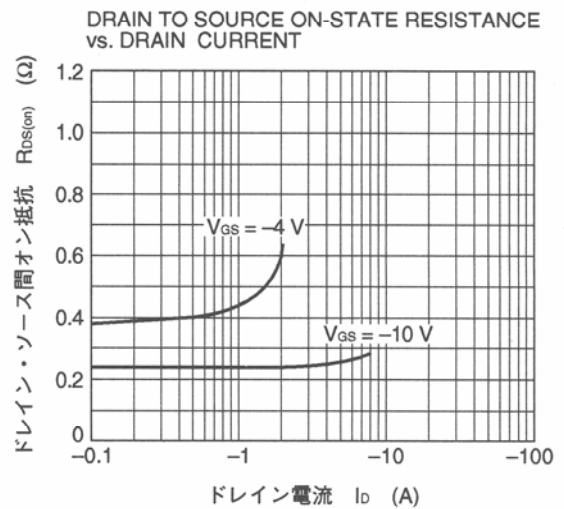
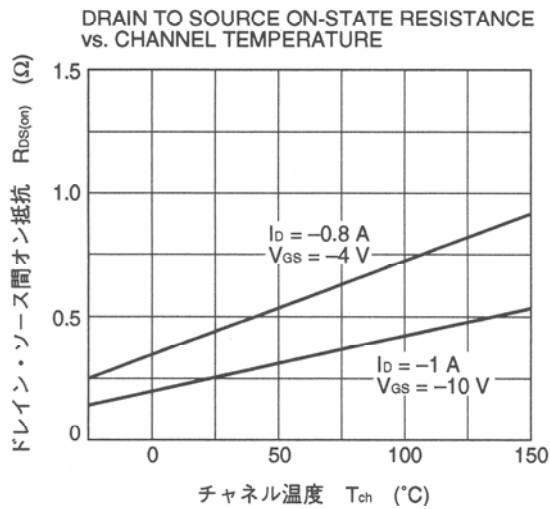
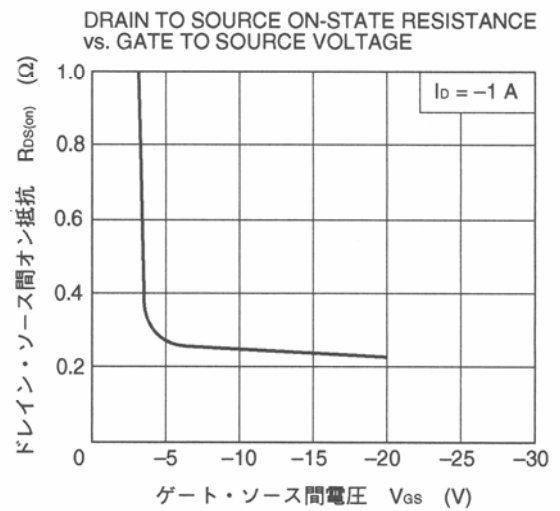
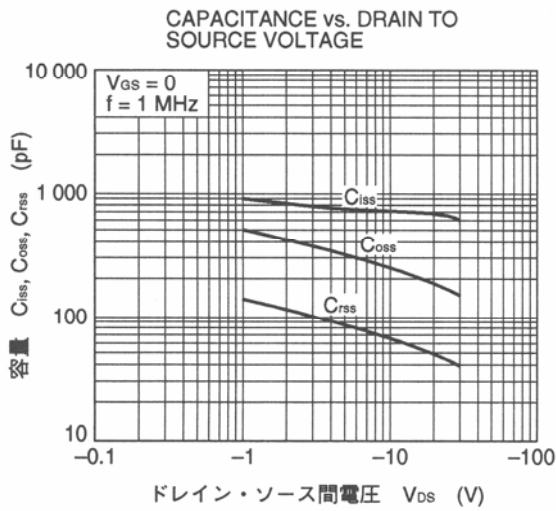
項目	略号	条件	MIN.	TYP.	MAX.	単位
ドレインシャ断電流	I _{DSS}	V _{DS} = -30 V, V _{GS} = 0			-10	μA
ゲートシャ断電流	I _{GSS}	V _{GS} = ±20 V, V _{DS} = 0			±100	nA
ゲートカットオフ電圧	V _{GS(off)}	V _{DS} = -10 V, I _D = -1.0 mA	-1.0	-2.0	-3.0	V
順伝達アドミタンス	y _{fs}	V _{DS} = -10 V, I _D = -1.0 A	1.0	1.8		S
ドレイン・ソース間オン抵抗	R _{DS(on)1}	V _{GS} = -10 V, I _D = -1.0 A		0.25	0.4	Ω
ドレイン・ソース間オン抵抗	R _{DS(on)2}	V _{GS} = -4 V, I _D = -0.8 A		0.4	0.6	Ω
入力容量	C _{iss}	V _{DS} = -10 V, V _{GS} = 0 V f = 1 MHz		730		pF
出力容量	C _{oss}			180		pF
帰還容量	C _{rss}			45		pF
オン時遅延時間	t _{d(on)}	I _D = -1.0 A, V _{GS(on)} = -10 V V _{DD} = -15 V, R _L = 15 Ω R _{in} = 10 Ω		30		ns
立ち上がり時間	t _r			30		ns
オフ時遅延時間	t _{d(off)}			110		ns
下降時間	t _f			40		ns

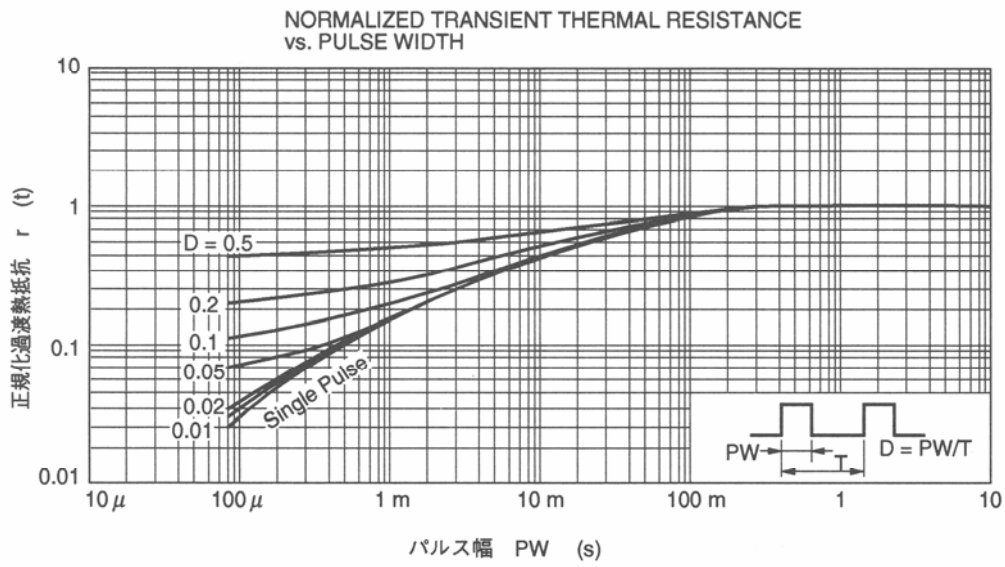
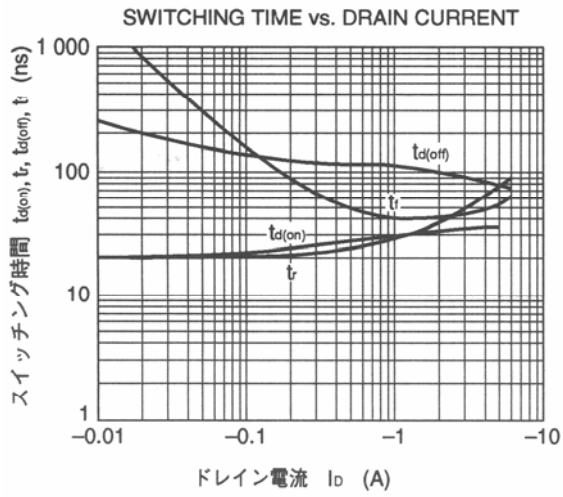
スイッチングタイム測定回路, 測定条件 (抵抗負荷)



特性曲線 (T_a = 25 °C)







- 本資料に記載されている内容は2006年7月現在のものです、今後、予告なく変更することがあります。量産設計の際には最新の個別データ・シート等をご参照ください。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。当社は、本資料の誤りに関し、一切その責を負いません。
- 当社は、本資料に記載された当社製品の使用に関し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、一切その責を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 本資料に記載された回路、ソフトウェアおよびこれらに関する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責を負いません。
- 当社は、当社製品の品質、信頼性の向上に努めておりますが、当社製品の不具合が完全に発生しないことを保証するものではありません。当社製品の不具合により生じた生命、身体および財産に対する損害の危険を最小限度にするために、冗長設計、延焼対策設計、誤動作防止設計等安全設計を行ってください。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定していただく「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、電車、船舶等）、交通信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。意図されていない用途で当社製品の使用をお客様が希望する場合には、事前に当社販売窓口までお問い合わせください。

(注)

- (1) 本事項において使用されている「当社」とは、NECエレクトロニクス株式会社およびNECエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいう。
- (2) 本事項において使用されている「当社製品」とは、(1)において定義された当社の開発、製造製品をいう。

M8E 02.11

【発行】

NECエレクトロニクス株式会社

〒211-8668 神奈川県川崎市中原区下沼部1753

電話(代表)：044(435)5111

お問い合わせ先

【ホームページ】

NECエレクトロニクスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.necel.co.jp/>

【営業関係、技術関係お問い合わせ先】

半導体ホットライン

(電話：午前 9:00～12:00、午後 1:00～5:00)

電話：044-435-9494

E-mail：info@necel.com

【資料請求先】

NECエレクトロニクスのホームページよりダウンロードいただくか、NECエレクトロニクスの販売特約店へお申し付けください。